

Erledigt **Z77X-D3H: Sound schlecht**

Beitrag von „TuRock“ vom 11. März 2014, 18:19

Sollte aber mit angepasster DSDT auch mit AppleHDA funktionieren, versuchen kannst du das ja !

Ich bin mir nicht sicher ob im BIOS/DSDT das bei dir angepasst ist !

Code

```
1. Device (HDEF)
2. {
3. Name (_ADR, 0x001B0000)
4. OperationRegion (HDAR, PCI_Config, 0x4C, 0x10)
5. Field (HDAR, WordAcc, NoLock, Preserve)
6. {
7. DCKA, 1,
8. Offset (0x01),
9. DCKM, 1,
10. , 6,
11. DCKS, 1,
12. Offset (0x08),
13. , 15,
14. PMES, 1
15. }
16. Method (_PRW, 0, NotSerialized)
17. {
18. Return (Package (0x02)
19. {
20. 0x0D,
21. 0x05
22. })
23. }
24. Method (_DSM, 4, NotSerialized)
25. {
26. Store (Package (0x04)
27. {
28. "layout-id",
29. Buffer (0x04)
30. {
31. 0x0C, 0x00, 0x00, 0x00
32. },
```

```
33. "PinConfigurations",
34. Buffer (0x30)
35. {
36. /* 0000 */ 0x10, 0x40, 0x11, 0x01, 0xF0, 0x00, 0x00, 0x40,
37. /* 0008 */ 0xF0, 0x00, 0x00, 0x40, 0xF0, 0x00, 0x00, 0x40,
38. /* 0010 */ 0xF0, 0x00, 0x00, 0x40, 0xF0, 0x00, 0x00, 0x40,
39. /* 0018 */ 0x50, 0x30, 0x81, 0x01, 0x60, 0x90, 0xA1, 0x90,
40. /* 0020 */ 0xF0, 0x00, 0x00, 0x40, 0x20, 0x21, 0x45, 0x07,
41. /* 0028 */ 0xF0, 0x00, 0x00, 0x40, 0xF0, 0x00, 0x00, 0x40
42. }
43. }, Local0)
44. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
45. Return (Local0)
46. }
47. }
```

Alles anzeigen