

Erledigt

## SSDT in BIOS integrieren?

**Beitrag von „saman“ vom 19. März 2014, 14:42**

Der Link war schon mal Lehrreich!

Dem entsprechend deute ich das Verhalten bei mir so: die C-States sind aktiv. Das ist das was ich im 'I.P.G.' sehe.

OSX erkennt meine CPU nicht, also gibt es von dieser Seite nur zwei P-States (800 /3500).

Wenn ich die restlichen P-States aktiviert bekäme, könnte ich ein kleines Skript basteln, das für einen definierten Zeitraum Aktionen ausführt um ein reproduzierbares Anwendungsszenario zu haben.

Der Rechner kommt an einen Strommesser und das Skript wird einmal mit und einmal ohne aktivierte P-States gestartet.

Dann wüsste man zumindest mal, über welche Größenordnung überhaupt diskutiert wird.