

Laptop wird schnell heiß

Beitrag von „iLeopod“ vom 19. Juni 2011, 22:34

Ja geht auch in der DSDT aber Herstellermäßig ist das meist in der SSDT nur nicht OSX kompatibel. Aber dass ist nicht das Problem. Uns fehlen die Voraussetzungen: Der Hpet kext wird nicht geladen. Wenn du ne idee hast bitte! Lpc wird mit:

Code

```
1. Method (_DSM, 4, NotSerialized)
2. {
3. Store (Package ()
4. {
5. "name",
6. "pci8086,3a18",
7. "vendor-id",
8. Buffer ()
9. {
10. 0x86, 0x80, 0x00, 0x00
11. },
12. "device-id",
13. Buffer (0x04)
14. {
15. 0x18, 0x3A, 0x00, 0x00
16. }
17. }, Local0)
18. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
19. Return (Local0)
20. }
```

Alles anzeigen

geladen.

Hier mal das HTEP Device:

Original:

Code

```
1. Device (HPET)
2. {
3. Name (_HID, EisaId ("PNP0103"))
4. Method (_CRS, 0, Serialized)
5. {
6. If (LLessEqual (MMTB, 0x04))
7. {
8. If (LEqual (MMTB, 0x04))
9. {
10. Return (BUF4)
11. }
12.
13.
14. If (LEqual (MMTB, 0x02))
15. {
16. Return (BUF2)
17. }
18.
19.
20. If (LEqual (MMTB, 0x01))
21. {
22. Return (BUF1)
23. }
24.
25.
26. Return (BUF0)
27. }
28. }
29.
30.
31. Name (BUF4, ResourceTemplate ())
32. {
33. IRQNoFlags ()
34. {0}
35. IRQNoFlags ()
36. {8}
37. Memory32Fixed (ReadOnly,
38. 0xFED04000, // Address Base
39. 0x00000400, // Address Length
40. )
41. })
42. Name (BUF2, ResourceTemplate ())
```

```

43. {
44. IRQNoFlags ()
45. {0}
46. IRQNoFlags ()
47. {8}
48. Memory32Fixed (ReadOnly,
49. 0xFED02000, // Address Base
50. 0x00000400, // Address Length
51. )
52. })
53. Name (BUF1, ResourceTemplate ())
54. {
55. IRQNoFlags ()
56. {0}
57. IRQNoFlags ()
58. {8}
59. Memory32Fixed (ReadOnly,
60. 0xFED01000, // Address Base
61. 0x00000400, // Address Length
62. )
63. })
64. Name (BUF0, ResourceTemplate ())
65. {
66. IRQNoFlags ()
67. {0}
68. IRQNoFlags ()
69. {8}
70. Memory32Fixed (ReadOnly,
71. 0xFED00000, // Address Base
72. 0x00000400, // Address Length
73. )
74. })
75. Method (_STA, 0, NotSerialized)
76. {
77. If (And (HPTE, 0x01))
78. {
79. If (LGreaterEqual (\_SB.OSTP (), 0x08))
80. {
81. Return (0x0F)
82. }
83. Else
84. {

```

```
85. Return (0x00)
86. }
87. }
88.
89.
90. Return (0x00)
91. }
92. }
```

Alles anzeigen

Jetzt:

Code

```
1. Device (HPET)
2. {
3. Name (_HID, EisaId ("PNP0103"))
4. Name (_CRS, ResourceTemplate ()
5.
6. {
7. IRQNoFlags ()
8. {0}
9. IRQNoFlags ()
10. {8}
11. Memory32Fixed (ReadOnly,
12. 0xFED00000, // Address Base
13. 0x00000400, // Address Length
14. _Y1B)
15.
16. })
17.
18. Method (_STA, 0, NotSerialized)
19. {
20.
21. Return (0x0F)
22. }
23. }
```

Alles anzeigen

Ispci:

Code

1. 00:00.0 Host bridge: Silicon Integrated Systems [SiS] 671MX
2. 00:01.0 PCI bridge: Silicon Integrated Systems [SiS] PCI-to-PCI bridge
3. 00:02.0 ISA bridge: Silicon Integrated Systems [SiS] SiS968 [MuTIOL Media IO] (rev 01)
4. 00:03.0 USB Controller: Silicon Integrated Systems [SiS] USB 1.1 Controller (rev 0f)
5. 00:03.1 USB Controller: Silicon Integrated Systems [SiS] USB 1.1 Controller (rev 0f)
6. 00:03.3 USB Controller: Silicon Integrated Systems [SiS] USB 2.0 Controller
7. 00:04.0 Ethernet controller: Silicon Integrated Systems [SiS] 191 Gigabit Ethernet Adapter (rev 02)
8. 00:05.0 IDE interface: Silicon Integrated Systems [SiS] SATA Controller / IDE mode (rev 03)
9. 00:06.0 PCI bridge: Silicon Integrated Systems [SiS] PCI-to-PCI bridge
10. 00:0f.0 Audio device: Silicon Integrated Systems [SiS] Azalia Audio Controller
11. 01:00.0 VGA compatible controller: ATI Technologies Inc M92 [Mobility Radeon HD 4500 Series]

Alles anzeigen

liegt wahrscheinlich daran dass es kein Intel ist.