

# DSDT Patches

## Beitrag von „Schneelöwe“ vom 18. März 2012, 13:29

Kommen wir nun zum Sleep, dem Patch, dem viele mit dem SleepEnabler beihelfen oder ihn gleich ignorieren. Doch hier wird nichts ignoriert, hier wird gelöst 😊 .

~~Also, zuerst einmal ein bisschen Kosmetik, nicht primär wichtig aber näher an einem echten mac.~~

~~Dazu einfach alle Geräte von USB1 bis USB5 (oder auch mehr) zu UHC1 bis UHC5 umbenennen und auch die DSDT nach erwähnugn von USB1-5 dursuchen und ggf. ersetzen durch UHC1-5. Ist Quatsch. Es ist zwar auch egal, aber auch beim Macbook 3,1 heissen sie USB1 bis USB5, und dann müssen wir ja auch nichts ändern!~~

Nachdem wir das jetzt haben wird es etwas schwieriger. Dank der Tatsache, das wir denn CMOS-reset der durch Sleep manchmal ausgelöst wird, schon im vorherigen Beitrag ausgemerzt haben, können wir gefahrlos SLeep erstmal ausprobieren. Aber denkt daran: Öffnet vorher die Konsole und stellt auf "Alle meldungen".

Bei mir schläft der Rechner gut ein, wacht aber sofort wieder auf. Ein Blick in die Konsole und wir sehen: Wake reason = LANC EHC1.

Meine Vermutung war, dass das Erwachen primär durch EHC1 ausgelöst wird.

Also fix einen Fix dafür gesucht (Blödes Wortspiel, ich weiss 😊 ). Der sieht so aus (Für EHCI1, für EHCI2 ist di clock-id einfach 0x02):

Code

1. Method (\_DSM, 4, NotSerialized)
2. {
3. Store (Package (0x0B)
4. {
5. "AAPL,clock-id",
6. Buffer (One)
7. {
8. 0x01
9. },
10. "device\_type",
11. Buffer (0x05)
12. {
13. "EHCI"
14. },

15. "AAPL,current-available",
16. 0x05dc,
17. "AAPL,current-extra",
18. 0x03e8,
19. "AAPL,current-in-sleep",
20. 0x05dc,
21. Buffer (One)
22. {
23. 0x00
24. }
25. }, Local0)
26. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
27. Return (Local0)
28. }

Alles anzeigen

Doch ich war mir bezüglich der AAPL Einträge etwas unsicher, da die so systemspezifisch sind. Also habe ich mir einen IOreg dump von einem echten Macbook 3,1 geholt, das ich auch als SMBios.plist benutze. Ausserdem hat es eine sehr ähnliche Hardware, insbesondere der Chipsatz ist gleich und damit auch der EHCI-Controller, da dieser mit im Chipsatz steckt. Ein Blick in denn IOReg dump verrät mir, das eben diese Macbook folgende Einträge bei denn EHCI-Controllern hat:

AAPL,current-available 0x04b0

AAPL,current-extra 0x02bc

AAPL,current-in-sleep 0x03e8

womit wir die betreffenden Passagen einfach ändern:

Code

1. Method (\_DSM, 4, NotSerialized)
2. {
3. Store (Package (0x0B)
4. {
5. "AAPL,clock-id",
6. Buffer (One)
7. {
8. 0x01
9. },

```
10. "device_type",
11. Buffer (0x05)
12. {
13. "EHCI"
14. },
15. "AAPL,current-available",
16. 0x04b0,
17. "AAPL,current-extra",
18. 0x02bc,
19. "AAPL,current-in-sleep",
20. 0x03e8,
21. Buffer (One)
22. {
23. 0x00
24. }
25. }, Local0)
26. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
27. Return (Local0)
28. }
```

Alles anzeigen

So, das machen wir für beide EHCIs, wobei bei EHCI1 halt die Clock-ID 1 ist und bei EHCI2 ist die Clock-ID 1.

DSDT unter Extra kopiert, neustart, Ruhezustand ausgewählt..... Und siehe da, der Recher schläft, wie wunderbar !

Ein Druck auf denn Powerknopf und er ist wieder wach, und die Konsole sagt uns auch, dass der Wake reason diesmal der power-button ist. Mission Sleep ist damit erfolgreich abgeschlossen 😄 .