

**Erledigt**

## **[Skylake] [2 Fälle gelöst] USB 3.0 Geräte gehen nicht an USB 3.0 Ports**

**Beitrag von „Huberer“ vom 29. April 2016, 09:35**

[@ak1848](#)

Dies geht natürlich auch mit den Hassell-Boards. Wichtig ist nur, dass du die Port-Belegung deines Mainboards kennst. D.h. ein USB3-Anschluss hat in der DSDT sowohl die SSPx (x steht für eine Nummer) und eine HSXX Belegung. El Capitan kann nicht mehr als 15 Usb-Ports verwalten deswegen der Eingriff über Clover oder, so wie ich es gemacht habe, einfach in der DSDT die Einträge der nicht benötigten USB-Ports bzw. auf die ich verzichten muss, entfernt. Somit ist der Umweg über Clover nicht notwendig bzw. braucht man auch keinen externen Kexte.

In deinem Fall hast du insgesamt 6 USB3-Ports. D.h. SSP1-SSP6, diese sind je mit einem USB2.0-Anschluss verknüpft. Also gehört zu einem SSPX ein HSXX-Eintrag in der DSDT. Wenn ich mir dein Mainboard ansehe dann hast du nicht mehr als 14 USB-Anschlüsse, somit müssten diese reichen und du brauchst keinen Eingriff vornehmen.

Wie komme ich dazu?

Also, du hast

6 x USB3.0 (4x extern und 2x intern). Das sind somit 12 DSDT-Einträge bzw. 12 USB-Ports. Gefühlsmäßig sind bei dir die beiden internen USB3.0-Ports SSP1 und SSP2, sowie HS01 und HS02 (so ist es zumindest bei meinem Z87MX und auch bei vielen anderen GA-Boards). Die 4 hinteren USB3.0-Anschlüsse sind somit SSP3-SSP6. Wer welcher Anschluss ist, das musst du herausfinden.

2 x USB 2.0 auf der Rückseite

Dies macht somit 14 Einträge aus. Es kann natürlich sein, dass ein oder zwei HSXX-Einträge in der DSDT mit dem PCIe-Anschluss in Verbindung stehen und somit die 15er-Anzahl überschritten wird.

Dazu meine Frage: Hast du überhaupt Probleme mit deinen USB-Anschlüssen? Wenn ja, dann poste mal deine DSDT hier.