

**Erledigt**

## Hilfe bei Z170 HD3P DSDT Edits

**Beitrag von „antagon“ vom 1. Dezember 2016, 08:57**

Moin.

Ich versuche gerade nach eine eigene DSDT für meinen Desktop Rechner zu erstellen. Leider entstehen dabei Probleme die ich alleine nicht lösen kann.

Vorgehen bisher:

- Extract über Colver F4> Patch per maciASL nach Anleitung aus [@al6042s](#) FAQ DSDT-Patch
- Compile -> funktioniert nachdem Arg0 etc. gelöscht wurde

danach weiter mit Standard DSDT Patch Verlauf für Skylake:

- Serial Ports deaktiviert
- HDAS &
- HECI Renames
- 9 Series Patches
  
- Insert DTGP
- Basic Apple Renames
- Intel 9 Patches
- Add MCHC
- Generic Fixes -> Error "Object not found or not exessible from scope ...pci0.sat0 -> rückgängig gemacht
- LPC -> 5 Fehler -> rückgängig gemacht
- SATA -> Object not found..... -> rückgängig gemacht
- SMBUS
- USB Power

5. Rename 9 Series 10 Series

6. RTC FIX

7. OS Check Fix

8. IRQ Fix

9. Rename GFX0 to IGPU -> Maschine bootet danach nicht mehr obwohl keine Fehler bei der Kompilierung entstehen.

Hat jemand eine Idee wie ich weiter komme?