

Erledigt

macOS 10.12.3 - DSDT, Ruhezustand, Speicher (RAM)

Beitrag von „kuckkuck“ vom 26. Januar 2017, 14:34

IOReg kann manchmal etwas unverständlich sein... Das grün und rot erleichtert aber natürlich die Arbeit 😊

Ich bitte dich nochmals, folge einfach der original Anleitung. Erst die HS Ports richtig konfigurieren und dann erst die SSP/3.0! Außerdem ist wichtig das wie in der Anleitung beschrieben keine andere USBKexts oder Patches aktiviert sind. Wozu gehört RP? Was ist der Überordner in der Struktur? Es kann gut sein das die ports zu SSP rutschen sobald du die HS Ports richtig injectest...

Zum RAM: nochmals, hast du schon hier vorbeigeschaut? [DDR3 Speicher kann nicht mehr mit 1866MHz starten !!!!](#)