

Erledigt

macOS 10.12.3 - DSDT, Ruhezustand, Speicher (RAM)

Beitrag von „al6042“ vom 26. Januar 2017, 21:49

Rs sind die Angaben für die PCI-Steckplätze...

Manche Boards haben diverse Onboard-Geräte darüber angebunden.

Somit kann es vorkommen, dass in der DSDT der Patch für ein Gerät an zwei Stellen gepatcht werden muss.

Ist aber eigentlich sehr selten...