

Erledigt

Problem mit Sleep/Wake- Update 2018: UI Lag nach Wake

Beitrag von „kuckkuck“ vom 26. August 2017, 21:02

OK, schau dir diese SSDT mit MaciASL an: <https://www.hackintosh-forum.de/threads/966-SSDT-USB-Z170XG5-dsl/>

1. bei

Code

1. Name(RMCF, Package())
2. {
3. // XHC overrides for 100-series boards
4. "xxxx_xxxx", Package()

kommt für die x dein XHC Device rein. Mit IORegistry unter XHC kannst du sehen wie deiner heißt und die x ersetzen. Könnte danach zB "8086_8cb1" heißen.

2. Schau in IOReg was der geladene SS Port mit der höchsten Nummer ist. Wenn du ihn anklickst siehst du sowas wie 0x19. Diesen Wert trägst du wie folgt ein:

Code

1. "port-count", Buffer() { 0x19, 0, 0, 0},

3. Jetzt kommt die Sektion

Code

1. "ports", Package()
2. {

Und danach folgt jeder von dir benutzte Port, sprich jeder Port der nicht in der uia_excludelist ist

4. Danach folgt immer wieder:

Code

1. {
2. "HS01<--PortName", Package() // HS01, Front USB3 #2, port <01<--PortNummer 00 00 00> 0x3

3. {
4. "UsbConnector", 3<--PortTyp(alles Typen habe ich im anderen Post gelistet),
5. "port", Buffer() { 0x01<--PortNummer, 0, 0, 0 },
6. },

5. Und das für jeden Port. Dann nur noch alle Klammern etc schließen und fertig ist das Ding. Nach Fehlern checken (compile), als .AML Speichern (speichern unter) und ab damit nach ACPI/Patched!