

Erledigt

## Nach Sleep -> Restart zum Bios / Dell Optiplex 9020

Beitrag von „kuckkuck“ vom 13. Oktober 2017, 21:09

Und wenn die SSDTs nicht fehlerbereinigt sind funzt die Taktung nicht richtig? Mit SpeedStep-Verwandt meine ich SSDTs die direkt CPU-States angeben würden, wie SSDTs von ssdtprgen... Aber ist ja auch egal, wenn du sagst, dass speedstep soweit gut mit XCPM und den gepatchten Tables funktioniert, passt ja alles.

[Zitat von shatterhenner](#)

nur funzt dann speedstep nich mehr richtig

Bei manchen Systemen arbeitet das SSDTPrgen Skript mit nur 3 Haupt-CPUStates: 800 MHz, maximaler Takt (zB 4400 MHz) und noch was dazwischen zb 4000MHz.

Leider ist mir MacIASL gerade um die 15 mal abgeschmiert, weshalb ich nicht wirklich gut die ACPI Tables anschauen und bearbeiten konnte. Eine von Grund auf neu gepatchte DSDT ist mir dabei leider abhanden gekommen. Ich habe jetzt stattdessen deine bisherige gepatchte DSDT ein wenig erweitert, die config.plist gekürzt und ein paar Sachen in der EFI umstrukturiert. Probier bitte erstmal aus ob die DSDT so an sich funktioniert und ersetz danach die anderen anderen Dinge oder den ganzen Ordner. Hab immer ein Backup von deinem EFI Ordner und weiß wie du eine Kext oder DSDT deaktivierst/entfernst falls dein hacky mit einer neuen Datei mal nicht booten will...

Wenn alles funktioniert kannst du ja mal Sleep ausprobieren und berichten.

EDIT: Ups, da hat sich noch ein Fehler in die DSDT eingeschlichen, hier nochmal in korrigierter Form: