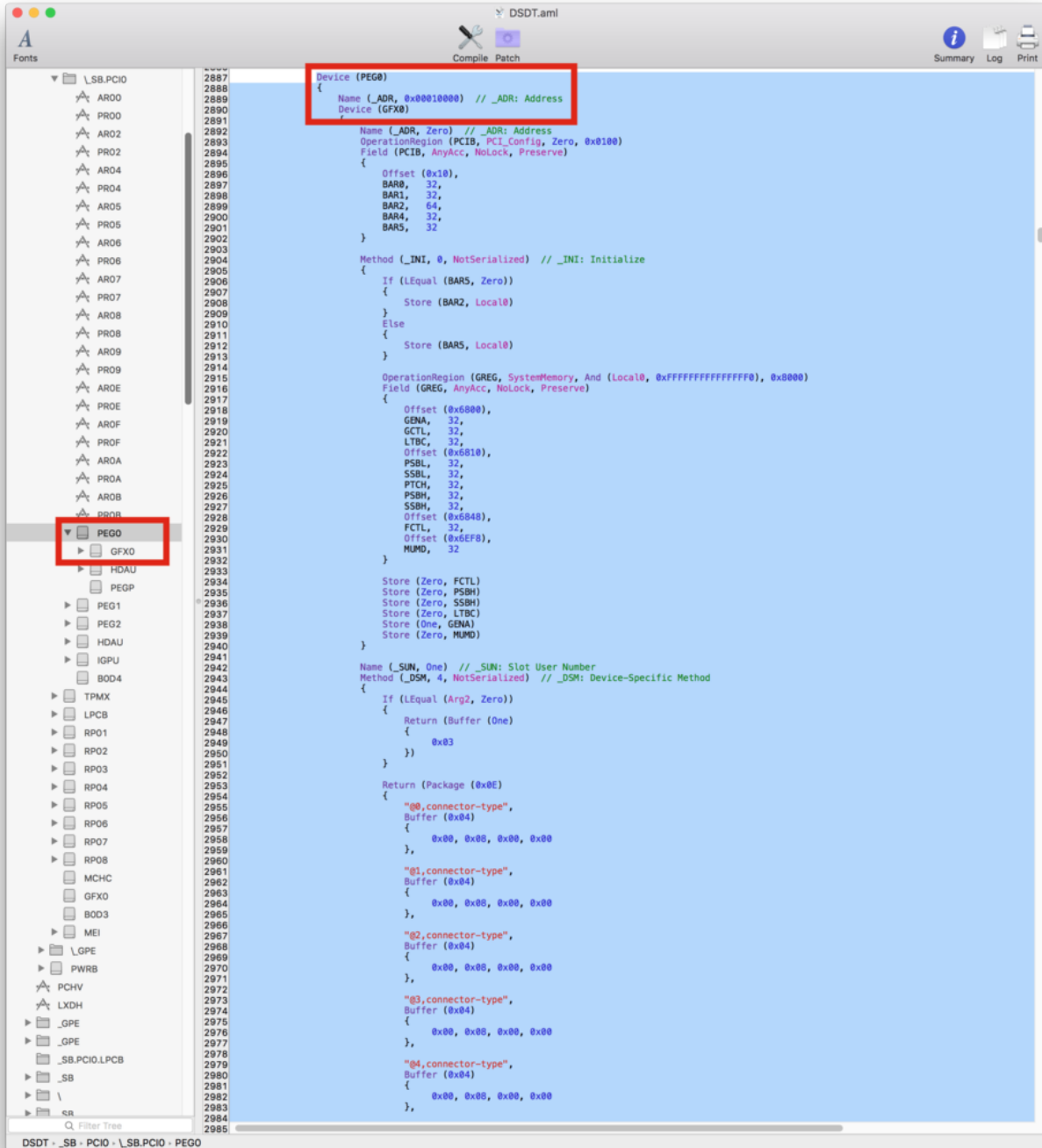


# **AMD RADEON RX Grafikkarten ohne LILU & WhatEverGreen nutzen**

**Beitrag von „Mork vom Ork“ vom 26. Oktober 2017, 22:08**

Ausschlaggebend zur "GFX1" war der folgende Punkt Deiner DSDT:



Das brachte mich darauf, daß hier "GFX1" gesetzt werden muss, da "GFX0" je bereits belegt ist. Und die folgenden CODE-Zeilen:

```
External (_SB_.PCI0.PEG0, DeviceObj) // (from opcode)
External (_SB_.PCI0.PEG0.PEGP._ADR, UnknownObj) // (from opcode)
```

.

.

.  
Store (0x0F, \\_SB.PCI0.PEG0.PEGP.\_ADR)

bewirken, das Dein "PEGP" bereits durch "GFX1" ersetzt wird.

**PS:** das fällt mir jetzt erst auf: in Deiner DSDT steht der Patch an der völlig **falschen** Stelle! Der müsste eigentlich unter der Device PEGP kommen, und nicht schon, wie bei Dir unter Device PEG0.

Schicke mir bitte mal eine unmodifizierte DSDT (kannst Du im CLOVER Bootmenu mit "F4" machen).

Deine "Device (PEG0)" müsste eigentlich so aussehen:

Spoiler anzeigen

```

2878 }
2879 }
2880 }
2881 Method (PR0B, 0, NotSerialized)
2882 {
2883     Return (^^AR0B)
2884 }
2885 }
2886 }
2887 Device (PEG0)
2888 {
2889     Name (_ADR, 0x00010000) // _ADR: Address
2890     Device (PEGP)
2891     {
2892         Name (_ADR, 0x0F) // _ADR: Address
2893         Device (GFX1)
2894         {
2895             Name (_ADR, Zero) // _ADR: Address
2896             OperationRegion (PCIB, PCI_Config, Zero, 0x0100)
2897             Field (PCIB, AnyAcc, NoLock, Preserve)
2898             {
2899                 Offset (0x10),
2900                 BAR0, 32,
2901                 BAR1, 32,
2902                 BAR2, 64,
2903                 BAR4, 32,
2904                 BAR5, 32
2905             }
2906         }
2907         Method (_INI, 0, NotSerialized) // _INI: Initialize
2908         {
2909             If (LEqual (BAR5, Zero))
2910             {
2911                 Store (BAR2, Local0)
2912             }
2913             Else
2914             {
2915                 Store (BAR5, Local0)
2916             }
2917             OperationRegion (GREG, SystemMemory, And (Local0, 0xFFFFFFFFFFFFF0), 0x8000)
2918             Field (GREG, AnyAcc, NoLock, Preserve)
2919             {
2920                 Offset (0x6800),
2921                 GENA, 32,
2922                 GCTL, 32,
2923                 LTBC, 32,
2924                 Offset (0x6810),
2925                 PSBL, 32,
2926                 SSBL, 32,
2927                 PTCH, 32,
2928                 PSBH, 32,
2929                 SSBH, 32,
2930                 Offset (0x6848),
2931                 FCTL, 32,
2932                 Offset (0x6EF8),
2933                 MUMD, 32
2934             }
2935             Store (Zero, FCTL)
2936             Store (Zero, PSBH)
2937             Store (Zero, SSBH)
2938             Store (Zero, LTBC)
2939             Store (One, GENA)
2940             Store (Zero, MUMD)
2941             Store (0x0F, ^^_ADR)
2942         }
2943     }
2944 }
2945 }
2946 }
2947 }
2948 }
2949 Device (PEG1)
2950 {
2951     Name (_ADR, 0x00010001) // _ADR: Address
2952     Device (PEGP)
2953     {
2954         Name (_ADR, Zero) // _ADR: Address
2955     }
2956 }
2957 }

```

DSDT - \_SB - PCIO - \\_SB.PCIO - PEGO