


AMD RADEON RX Grafikkarten ohne LILU & WhateverGreen nutzen

Beitrag von „Si Vis Pacem“ vom 6. November 2017, 15:38

[Zitat von Fredde2209](#)

Ne, leider nicht... r9 xxx und Metal unterstützt aber kein V2. Kein Plan warum  src="https://www.hackintosh-forum.de/wcf/images/smilies/confused.png" alt="?" />

Code

1. Unterstützt, Funktionsset macOS GPUFamily1 v3

Zeigt er bei mir nur an, wenn auch die iGPU im Bios aktiviert und deren Treiber geladen wurden. Ansonsten gibts bei mir auch nur "Unterstützt"

Hier was ich in meiner DSDT habe, damit es ohne WhateverGreen läuft.

Allerdings muß ich halt noch die ID in AMD8000Controller und AMDRadeonX4000 einfügen, sonst schwarz.

Code

1. Device (GFX0)
2. {
3. Name (_ADR, Zero) // _ADR: Address
4. Name (_SUN, One) // _SUN: Slot User Number
5. OperationRegion (PCIB, PCI_Config, Zero, 0x0100)
6. Field (PCIB, AnyAcc, NoLock, Preserve)
7. {

```
8. Offset (0x10),
9. BAR0, 32,
10. BAR1, 32,
11. BAR2, 64,
12. BAR4, 32,
13. BAR5, 32
14. }
15.
16.
17. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
18. {
19. Store (Package (0x12)
20. {
21. "AAPL,slot-name",
22. Buffer (0x06)
23. {
24. "Slot0"
25. },
26.
27.
28. "name",
29. "Display Controller",
30. "@0,connector-type",
31. Buffer (0x04)
32. {
33. 0x00, 0x08, 0x00, 0x00
34. },
35.
36.
37. "@1,connector-type",
38. Buffer (0x04)
39. {
40. 0x00, 0x08, 0x00, 0x00
41. },
42.
43.
44. "@2,connector-type",
45. Buffer (0x04)
46. {
47. 0x00, 0x08, 0x00, 0x00
48. },
49.
50.
51. "@3,connector-type",
52. Buffer (0x04)
```

```

53. {
54. 0x00, 0x08, 0x00, 0x00
55. },
56.
57.
58. "@4,connector-type",
59. Buffer (0x04)
60. {
61. 0x00, 0x08, 0x00, 0x00
62. },
63.
64.
65. "model",
66. Buffer (0x0D)
67. {
68. "R9 390 Nitro"
69. },
70.
71.
72. "hda-gfx",
73. Buffer (0x0A)
74. {
75. "onboard-2"
76. }
77. }, Local0)
78. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
79. Return (Local0)
80. }
81.
82.
83. Method (_INI, 0, NotSerialized) // _INI: Initialize
84. {
85. If (LEqual (BAR5, Zero))
86. {
87. Store (BAR2, Local0)
88. }
89. Else
90. {
91. Store (BAR5, Local0)
92. }
93.
94.
95. OperationRegion (GREG, SystemMemory, And (Local0, 0xFFFFFFFFFFFFFFF0), 0x8000)
96. Field (GREG, AnyAcc, NoLock, Preserve)
97. {

```

```
98. Offset (0x6800),
99. GENA, 32,
100. GCTL, 32,
101. LTBC, 32,
102. Offset (0x6810),
103. PSBL, 32,
104. SSBL, 32,
105. PTCH, 32,
106. PSBH, 32,
107. SSBH, 32,
108. Offset (0x6848),
109. FCTL, 32,
110. Offset (0x6EF8),
111. MUMD, 32
112. }
113.
114.
115. Store (Zero, FCTL)
116. Store (Zero, PSBH)
117. Store (Zero, SSBH)
118. Store (Zero, LTBC)
119. Store (One, GENA)
120. Store (Zero, MUMD)
121. }
122. }
123.
124.
125. Device (HDAU)
126. {
127. Name (_ADR, One) // _ADR: Address
128. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
129. {
130. Store (Package (0x02)
131. {
132. "hda-gfx",
133. Buffer (0x0A)
134. {
135. "onboard-2"
136. }
137. }, Local0)
138. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
139. Return (Local0)
140. }
```

141. }

Alles anzeigen