

Erledigt

Gelegentliche Abstürze nach Sleep/Long Sleep/Power Nap

Beitrag von „kuckkuck“ vom 7. November 2017, 17:01

Das ist mir schon klar, aber deine SSDT ist unvollständig/fehlerhaft.

In der SSDT muss zB die Device und Vendor ID deines XHC Controllers stehen. Bei dir steht aber 8086_8xxx --> Vendor 8086 = Intel, aber 8xxx ist keine Device ID... Da müsste eigentlich je nach Hardware zB sowas wie 8CB1 stehen, sonst funktioniert die SSDT nicht.

Des weiteren sollten in der erstellten SSDT im Optimalfall nur die Ports stehen, die auch verwendet werden, da es prinzipiell eine Positiv-liste ist. In deiner SSDT stehen jedoch auch Ports wie RP11, die jedoch an den EHCI Controller gehören. Dieser wird aber ziemlich sicher nicht benutzt, solange du nicht FakePciid_XHCIMux verwendest um die Ports von XHC nach EHCI zu routen.

Auch stimmen die injecteten USBConnector-Werte nicht mit deinen obigen Angaben überein.

Das ganze muss nochmal überarbeitet werden. Wenn du willst, kannst du mir einen IOReg Dump schicken, dann erstell ich dir eine korrekte SSDT-UIAC. Vielleicht hilft das bereits bei deinem Sleep Problem 😊