

Erledigt

GA-Z77N-WiFi DSDT Patch + Clover optimieren

Beitrag von „kuckkuck“ vom 12. Dezember 2017, 14:43

[Zitat von CrazyCreator](#)

In der sauberen Sierra Beta oder der ganz frischen High Sierra ist der einzige Unterschied das bei XHC1@14 der FakePCIID_XHCIMux nicht auftaucht, denn man ja hier im ersten Screen sehen kann.

Der bringt dir hier auch nicht viel, denn der routet nach EHCI und damit du deine USB Ports am besten beeinflussen kannst brauchst du die Ports bei XHC.

[Zitat von CrazyCreator](#)

Aber irgendwie tauchen meine Ports alle woanders auf, aber nicht bei xhc@14. Es geht schon los das der Punkt xhc@14 bei mir xhc1@14 benannt ist

Und hier ist das Problem, denn XHC1 bewirkt das laden der Custom Entries aus der IOUSBFamily Kernel Extensions. Dort ist für jedes SMBios eine Port Liste hinterlegt, die genau besagt welche HS (und SS) Ports an dem Mac vorhanden sind und dementsprechend injected werden. Die Port Liste eines iMacs stimmt aber nicht mit der von deinem Mainboard überein! Deswegen greift man zu einem Trick und benennt den XHCI Controller extra nicht XHC1, sondern XHC. Dadurch erscheinen die Ports der Reihe nach und unausortiert unter XHC im IOReg. Daraufhin kannst du die Ports an XHC mit USBInjectAll aussortieren, wie in meiner Anleitung beschrieben.

[Zitat von CrazyCreator](#)

und der Großteil meiner Ports, die z.B. durch die Tastatur und das Apple Cinema Display genutzt sind, bei EH01 auftauchen:

Du benutzt also ein SMBios eines iMacs, der noch einen EHCI Controller benutzt. (Ich glaube das sind alle vor 17,1) Dementsprechend werden alle USB 2.0 Ports nach EHC geroutet und erscheinen nicht in XHC. Die Medizin ist hier wieder das benennen von XHC1 nach XHC, damit dem USB Treiber nicht die Info gegeben wird, nach EHC zu routen. Will man trotzdem nach

EHCI an einem Hackintosh routen, benutzt man die FakePCIID-Kombi.

Deine Medizin ist es jetzt also, in deine DSDT mit MacIASL zu gehen, nach XHC1 zu suchen und alle XHC1 Einträge durch XHC (/XHC_) zu ersetzen. Nach einem Neustart sollten die USB Ports im IOReg auch an der entsprechenden Stelle erscheinen, und meine USB-Anleitung sollte funktionieren.

Einen Patch um das seit El Capitan vorhandene 15-Port Limit zu umgehen, solltest du bei deinem Mainboard nicht unbedingt brauchen. Ich glaube wenn du alle vorhandenen USB Schnittstellen zusammenzählst kommst du unter 15 Ports raus. Du musst also nach dem DSDT Rename nur noch die USB Anleitung befolgen und alles sollte passen 😊