

Erledigt

## Gelegentliche Abstürze nach Sleep/Long Sleep/Power Nap

Beitrag von „kuckkuck“ vom 28. Februar 2018, 12:29

[Zitat von G.com](#)

FW Interface trägt jetzt zumindest Stand jetzt nicht zum Absturz bei.

Ööh, was meinst du genau mit diesem Satz? Woher weißt du das?

[Zitat von G.com](#)

Du sagtest Du nutzt X.M.P. mit deinem Board nicht. Unsere Boards sind ja grundsätzlich ähnlich.

Ich habe meine CPU ja ein wenig overclocked und XMP verändert meine von Hand erarbeiteten und gesetzten Voltages, führt somit zu übermäßigem Strom und dem extremen Erhitzen der CPU. Wie so etwas zustande kommt und ob das evtl wirklich nur an der Hitze des Memory Controllers liegt kann ich nicht sagen. Zumindest habe ich keine Probleme wenn ich einfach die passende RAM Frequenz von Hand, ohne XMP setze. XMP ist ja auch nur ein vorgefertigtes Profil.

Versuch das aber einfach mal mit XMP und deaktiviere auch deaktiviere auch Internal CPU PLL Overvoltage, falls du die Option hast.

[Zitat von G.com](#)

Da der SATA Controller jetzt ja geladen wird (AHCI Port Injector) was könnten wir mit einer DSDT noch kosmetisch verbessern?

Was willst du tun? Es ist vieles möglich, aber es ist nicht möglich mit einer DSDT Hardware zum Laufen zu kriegen, die nicht von Apples eigenen Treibern unterstützt wird. Man kann zB keine Kext in eine DSDT integrieren oder sowas, was irgendwie häufiger Leute vermuten... 😞