

Erledigt

High Sierra AMD RX 560 570 580 VEGA 56 64 OOB

Beitrag von „apfelnico“ vom 16. Mai 2018, 18:48

Was hab ich angepasst? GFX0 und HDAU beschrieben, Grafikkarte (Speicher und Prozessor) höher takten lassen. Innerhalb meiner SSDT sieht dann eine Grafikkarte so aus:

Code

1. Scope (_SB.PC02.BR2A)
2. {
3. Scope (PEGP)
4. {
5. Device (EGP1)
6. {
7. Name (_ADR, Zero) // _ADR: Address
8. Device (GFX0)
9. {
10. Name (_ADR, Zero) // _ADR: Address
11. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
12. {
13. Store (Package (0x18)
14. {
15. "built-in",
16. Buffer (One)
17. {
18. 0x00
19. },
- 20.
- 21.
22. "AAPL,slot-name",
23. Buffer (0x07)
24. {
25. "Slot-1"
26. },
- 27.
- 28.
29. "@0,connector-type",
30. Buffer (0x04)
31. {

```
32. 0x00, 0x08, 0x00, 0x00
33. },
34.
35.
36. "@1,connector-type",
37. Buffer (0x04)
38. {
39. 0x00, 0x08, 0x00, 0x00
40. },
41.
42.
43. "@2,connector-type",
44. Buffer (0x04)
45. {
46. 0x00, 0x08, 0x00, 0x00
47. },
48.
49.
50. "@3,connector-type",
51. Buffer (0x04)
52. {
53. 0x00, 0x08, 0x00, 0x00
54. },
55.
56.
57. "@4,connector-type",
58. Buffer (0x04)
59. {
60. 0x00, 0x08, 0x00, 0x00
61. },
62.
63.
64. "@5,connector-type",
65. Buffer (0x04)
66. {
67. 0x00, 0x08, 0x00, 0x00
68. },
69.
70.
71. "hda-gfx",
72. Buffer (0x0A)
73. {
74. "onboard-2"
75. },
76.
77.
```

```
78. "PP_PhmsSoftPowerPlayTable",
79. Buffer (One)
80. {
81. /* 0000 */ 0xB6, 0x02, 0x08, 0x01, 0x00, 0x5C, 0x00, 0xE1,
82. /* 0008 */ 0x06, 0x00, 0x00, 0xEE, 0x2B, 0x00, 0x00, 0x1B,
83. /* 0010 */ 0x00, 0x48, 0x00, 0x00, 0x00, 0x80, 0xA9, 0x03,
84. /* 0018 */ 0x00, 0xF0, 0x49, 0x02, 0x00, 0x8E, 0x00, 0x08,
85. /* 0020 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
86. /* 0028 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x02, 0x01,
87. /* 0030 */ 0x5C, 0x00, 0x4F, 0x02, 0x46, 0x02, 0x94, 0x00,
88. /* 0038 */ 0x9E, 0x01, 0xBE, 0x00, 0x28, 0x01, 0x7A, 0x00,
89. /* 0040 */ 0x8C, 0x00, 0xBC, 0x01, 0x00, 0x00, 0x00, 0x00,
90. /* 0048 */ 0x72, 0x02, 0x00, 0x00, 0x90, 0x00, 0xA8, 0x02,
91. /* 0050 */ 0x6D, 0x01, 0x43, 0x01, 0x97, 0x01, 0xF0, 0x49,
92. /* 0058 */ 0x02, 0x00, 0x71, 0x02, 0x02, 0x02, 0x00, 0x00,
93. /* 0060 */ 0x00, 0x00, 0x00, 0x00, 0x08, 0x00, 0x00, 0x00,
94. /* 0068 */ 0x00, 0x00, 0x00, 0x00, 0x05, 0x00, 0x07, 0x00,
95. /* 0070 */ 0x03, 0x00, 0x05, 0x00, 0x00, 0x00, 0x00, 0x00,
96. /* 0078 */ 0x00, 0x00, 0x01, 0x08, 0x84, 0x03, 0x84, 0x03,
97. /* 0080 */ 0xB6, 0x03, 0xE8, 0x03, 0x1A, 0x04, 0x4C, 0x04,
98. /* 0088 */ 0x60, 0x04, 0x7E, 0x04, 0x01, 0x01, 0x33, 0x04,
99. /* 0090 */ 0x01, 0x01, 0x84, 0x03, 0x00, 0x08, 0x60, 0xEA,
100. /* 0098 */ 0x00, 0x00, 0x00, 0x40, 0x19, 0x01, 0x00, 0x01,
101. /* 00A0 */ 0x80, 0x38, 0x01, 0x00, 0x02, 0xDC, 0x4A, 0x01,
102. /* 00A8 */ 0x00, 0x03, 0x90, 0x5F, 0x01, 0x00, 0x04, 0x00,
103. /* 00B0 */ 0x77, 0x01, 0x00, 0x05, 0x90, 0x91, 0x01, 0x00,
104. /* 00B8 */ 0x06, 0x50, 0xBD, 0x01, 0x00, 0x07, 0x01, 0x08,
105. /* 00C0 */ 0xD0, 0x4C, 0x01, 0x00, 0x00, 0x00, 0x80, 0x00,
106. /* 00C8 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x44, 0x8D, 0x01,
107. /* 00D0 */ 0x00, 0x01, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
108. /* 00D8 */ 0x00, 0x00, 0xDC, 0xC7, 0x01, 0x00, 0x02, 0x00,
109. /* 00E0 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x98,
110. /* 00E8 */ 0xFC, 0x01, 0x00, 0x03, 0x00, 0x00, 0x00, 0x00,
111. /* 00F0 */ 0x00, 0x00, 0x00, 0x00, 0xD8, 0x1B, 0x02, 0x00,
112. /* 00F8 */ 0x04, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
113. /* 0100 */ 0x00, 0xF4, 0x40, 0x02, 0x00, 0x05, 0x00, 0x00,
114. /* 0108 */ 0x00, 0x00, 0x01, 0x00, 0x00, 0x00, 0x1C, 0x64,
115. /* 0110 */ 0x02, 0x00, 0x06, 0x00, 0x00, 0x00, 0x00, 0x01,
116. /* 0118 */ 0x00, 0x00, 0x00, 0x68, 0x81, 0x02, 0x00, 0x07,
117. /* 0120 */ 0x00, 0x00, 0x00, 0x00, 0x01, 0x00, 0x00, 0x00,
118. /* 0128 */ 0x00, 0x05, 0x60, 0xEA, 0x00, 0x00, 0x00, 0x40,
119. /* 0130 */ 0x19, 0x01, 0x00, 0x00, 0x80, 0x38, 0x01, 0x00,
120. /* 0138 */ 0x00, 0xDC, 0x4A, 0x01, 0x00, 0x00, 0x90, 0x5F,
```

121. /* 0140 */ 0x01, 0x00, 0x00, 0x00, 0x08, 0x28, 0x6E, 0x00,
122. /* 0148 */ 0x00, 0x00, 0x2C, 0xC9, 0x00, 0x00, 0x01, 0xF8,
123. /* 0150 */ 0x0B, 0x01, 0x00, 0x02, 0x80, 0x38, 0x01, 0x00,
124. /* 0158 */ 0x03, 0x90, 0x5F, 0x01, 0x00, 0x04, 0xF4, 0x91,
125. /* 0160 */ 0x01, 0x00, 0x05, 0xD0, 0xB0, 0x01, 0x00, 0x06,
126. /* 0168 */ 0x38, 0xC1, 0x01, 0x00, 0x07, 0x00, 0x08, 0x6C,
127. /* 0170 */ 0x39, 0x00, 0x00, 0x00, 0x24, 0x5E, 0x00, 0x00,
128. /* 0178 */ 0x01, 0xFC, 0x85, 0x00, 0x00, 0x02, 0xAC, 0xBC,
129. /* 0180 */ 0x00, 0x00, 0x03, 0x34, 0xD0, 0x00, 0x00, 0x04,
130. /* 0188 */ 0x68, 0x6E, 0x01, 0x00, 0x05, 0x08, 0x97, 0x01,
131. /* 0190 */ 0x00, 0x06, 0xB0, 0xAD, 0x01, 0x00, 0x07, 0x00,
132. /* 0198 */ 0x01, 0x68, 0x3C, 0x01, 0x00, 0x00, 0x01, 0x04,
133. /* 01A0 */ 0x3C, 0x41, 0x00, 0x00, 0x00, 0x00, 0x00, 0x50,
134. /* 01A8 */ 0xC3, 0x00, 0x00, 0x00, 0x00, 0x00, 0x80, 0x38,
135. /* 01B0 */ 0x01, 0x00, 0x02, 0x00, 0x00, 0x34, 0x98, 0x01,
136. /* 01B8 */ 0x00, 0x04, 0x00, 0x00, 0x01, 0x08, 0x00, 0x98,
137. /* 01C0 */ 0x85, 0x00, 0x00, 0x40, 0xB5, 0x00, 0x00, 0x60,
138. /* 01C8 */ 0xEA, 0x00, 0x00, 0x50, 0xC3, 0x00, 0x00, 0x01,
139. /* 01D0 */ 0x80, 0xBB, 0x00, 0x00, 0x60, 0xEA, 0x00, 0x00,
140. /* 01D8 */ 0x94, 0x0B, 0x01, 0x00, 0x50, 0xC3, 0x00, 0x00,
141. /* 01E0 */ 0x02, 0x00, 0xE1, 0x00, 0x00, 0x94, 0x0B, 0x01,
142. /* 01E8 */ 0x00, 0x40, 0x19, 0x01, 0x00, 0x50, 0xC3, 0x00,
143. /* 01F0 */ 0x00, 0x03, 0x78, 0xFF, 0x00, 0x00, 0x40, 0x19,
144. /* 01F8 */ 0x01, 0x00, 0x88, 0x26, 0x01, 0x00, 0x50, 0xC3,
145. /* 0200 */ 0x00, 0x00, 0x04, 0x40, 0x19, 0x01, 0x00, 0x80,
146. /* 0208 */ 0x38, 0x01, 0x00, 0x80, 0x38, 0x01, 0x00, 0x50,
147. /* 0210 */ 0xC3, 0x00, 0x00, 0x05, 0x80, 0x38, 0x01, 0x00,
148. /* 0218 */ 0xDC, 0x4A, 0x01, 0x00, 0xDC, 0x4A, 0x01, 0x00,
149. /* 0220 */ 0x50, 0xC3, 0x00, 0x00, 0x06, 0x00, 0x77, 0x01,
150. /* 0228 */ 0x00, 0x00, 0x77, 0x01, 0x00, 0x90, 0x5F, 0x01,
151. /* 0230 */ 0x00, 0x50, 0xC3, 0x00, 0x00, 0x07, 0x90, 0x91,
152. /* 0238 */ 0x01, 0x00, 0x90, 0x91, 0x01, 0x00, 0x00, 0x77,
153. /* 0240 */ 0x01, 0x00, 0x50, 0xC3, 0x00, 0x00, 0x01, 0x18,
154. /* 0248 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x0B,
155. /* 0250 */ 0x00, 0x00, 0xBC, 0x02, 0x48, 0x26, 0x46, 0x00,
156. /* 0258 */ 0x0A, 0x00, 0x54, 0x03, 0x90, 0x01, 0x90, 0x01,
157. /* 0260 */ 0x90, 0x01, 0x90, 0x01, 0x90, 0x01, 0x90, 0x01,
158. /* 0268 */ 0x90, 0x01, 0x00, 0x00, 0x00, 0x00, 0x00, 0x02,
159. /* 0270 */ 0x04, 0x31, 0x07, 0x90, 0x01, 0x90, 0x01, 0x90,
160. /* 0278 */ 0x01, 0x90, 0x01, 0x00, 0x00, 0x59, 0x00, 0x69,
161. /* 0280 */ 0x00, 0x4A, 0x00, 0x4A, 0x00, 0x5F, 0x00, 0x73,
162. /* 0288 */ 0x00, 0x73, 0x00, 0x64, 0x00, 0x40, 0x00, 0x90,
163. /* 0290 */ 0x92, 0x97, 0x60, 0x96, 0x00, 0x90, 0x55, 0x00,

```
164. /* 0298 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
165. /* 02A0 */ 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
166. /* 02A8 */ 0x02, 0x02, 0xD4, 0x30, 0x00, 0x00, 0x02, 0x10,
167. /* 02B0 */ 0x60, 0xEA, 0x00, 0x00, 0x02, 0x10
168. },
169.
170.
171. "PP_DisablePowerContainment",
172. Buffer (One)
173. {
174. 0x01
175. },
176.
177.
178. "PP_FuzzyFanControl",
179. Buffer (One)
180. {
181. 0x00
182. }
183. }, Local0)
184. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
185. Return (Local0)
186. }
187. }
188.
189.
190. Device (HDAU)
191. {
192. Name (_ADR, One) // _ADR: Address
193. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
194. {
195. Store (Package (0x0C)
196. {
197. "built-in",
198. Buffer (One)
199. {
200. 0x00
201. },
202.
203.
204. "AAPL,slot-name",
205. Buffer (0x07)
206. {
207. "Slot-1"
208. },
```

```
209.
210.
211. "layout-id",
212. Buffer (0x04)
213. {
214. 0x01, 0x00, 0x00, 0x00
215. },
216.
217.
218. "name",
219. Buffer (0x14)
220. {
221. "Radeon RX HD-Audio"
222. },
223.
224.
225. "model",
226. Buffer (0x14)
227. {
228. "Radeon RX HD-Audio"
229. },
230.
231.
232. "hda-gfx",
233. Buffer (0x0A)
234. {
235. "onboard-2"
236. }
237. }, Local0)
238. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
239. Return (Local0)
240. }
241. }
242. }
243. }
244. }
```

Alles anzeigen