

**Erledigt**

## **SMBIOS iMac17,1 / Skylake i76700K und Powermanagement - wie funktioniert es richtig?**

**Beitrag von „anonymous\_writer“ vom 14. August 2018, 11:32**

Hi [@kuckkuck](#),

Hier nochmals eine Rückmeldung. Habe das ganze jetzt nochmals nach deiner Anleitung komplett neu gemacht.

- > Mit freqVectorsEdit.sh eine gepatchte Mac-XXXXXXXXXX.plist erstellt.
- > LVM angepasst auf 00 > 05 erzielt das gleiche Ergebnis
- > Mit dem ResourceConverter.sh eine ssdt\_data.dsl erstellt.
- > Die "Method (\_DSM, 4, NotSerialized)" aus der ssdt\_data.dsl kopiert und in die bereits zuvor mit ssdtPRGen.sh erzeugte ssdt.aml eingefügt.

Ergebnis:

Habe jetzt die gleichen Werte wie mit HWPEenabler. 800 MHz min. 500 MHz werden nicht erreicht.

Trotzdem ist deine Anleitung ein voller Erfolg. Da nur so mit einer ssdt.aml diese Werte erreicht werden. Und das ganze ist zukunftssicher da ich auf meiner Mojave Testinstallation genau die gleichen Werte erreiche. 👍

Ich werde das jetzt mal so mit der ssdt.aml und dem Kext CPUFriend.kext lassen da der HWPEenabler ab und zu Abgestürzt ist und dann hatte ich nur noch 3500 MHz und high Power Lüfter. Eventuell ist dieses Problem dann hiermit behoben.

Wenn ich im Übrigen ohne den Kext CPUFriend.kext starte erreiche ich wieder nur die 1300 MHz. Das ist der gleiche Wert wie mit der unveränderten ssdt.aml generiert mit ssdtPRGen.sh. Keine Ahnung warum und auch nicht warum @Piker-Alpha das so voreingestellt hat. Für Laptops und dessen Batterie eher schlecht.

