

**In Arbeit**

## **[Bau-Tagebuch] Goodbye Apple // Zurück zu den Wurzeln**

**Beitrag von „mhaeuser“ vom 27. September 2018, 21:56**

Jede SSD braucht 4 PCIe-Lanes... Jedenfalls für die maximale Geschwindigkeit.

1) Aktuelle Intel-Consumer-Plattformen: 16 freie CPU-Lanes sind verfügbar, gehen alle an die PEG-Slots. Die NVMe's hängen mit allem anderen PCIe-Kram inkl. Ethernet, Audio, etc. am DMI, der vier CPU-Lanes bekommt, geteilte Bandbreite.

2) Zukünftige Plattformen: irgendwann wird Intel mal mehr Lanes herbeischaffen müssen, vermutlich erst mal 20 oder so. In dem Fall könnte eine NVMe direkt an die CPU und die andere hängt weiterhin am DMI, siehe oben.

Die DMI-Anbindung führt auch zu höheren Latenzen

Preislich lohnen sich zwei nur, wenn du eine  $\geq$  Enthusiasten-Plattform nutzt und auch auf beiden gleichzeitig die volle Bandbreite brauchst.