

**Erledigt**

# Lynnfield CPU + Gigabyte Mainboard-10 Jahre alt

Beitrag von „griven“ vom 17. Dezember 2018, 23:50

Eine SSDT für Speedstepping ist bei Core I Prozessoren der ersten Generation und kleiner (Core2Duo) nicht nötig da Clover alles was dazu notwendig ist selber leisten kann. In der Config.plist von Clover sollte dazu (Beispiel aus dem Clover Configurator) wie folgt ausgewählt sein:

The screenshot shows the 'SSDT' configuration panel in the Clover Configurator. It includes several checkboxes and dropdown menus for configuring the SSDT. The 'Generate Options' section is expanded, showing 'Generate PStates' and 'Generate CStates' checked, while 'APSN', 'APLF', and 'PluginType' are unchecked. The 'Enabled' checkboxes for C2, C4, and C6 are checked, while C7 is unchecked. The 'DisabledAML' and 'SortedOrder' sections are empty text areas with scrollbars.

Option	State
Double First State	Unchecked
Drop OEM	Unchecked
Use SystemIO	Unchecked
NoOemTableId	Unchecked
NoDynamicExtract	Unchecked
Plugin Type	Dropdown (empty)
PLimit Dict	Dropdown (empty)
UnderVolt Step	Dropdown (empty)
Min Multiplier	Input field (empty)
Max Multiplier	Input field (empty)
C3 Latency	Input field (hex or number)
EnableC2	Checked
EnableC4	Checked
EnableC6	Checked
EnableC7	Unchecked
Generate PStates	Checked
Generate CStates	Checked
APSN	Unchecked
APLF	Unchecked
PluginType	Unchecked

Diese Einstellungen sorgen dafür das Clover eine SSDT erzeugt die Speedstepping mit macOS (AppleIntelCPUPowermanagement.kext) erlaubt. Man kann hier noch einiges mehr einstellen aber für die grundsätzliche Funktionalität sollte dies reichen. Bitte hierbei auch beachten das man im Bios, sofern vorhanden, Intel EIST abschaltet denn sonst kann es passieren das sich das Bios und das PowerManagement von macOS gegenseitig behindern.