

**Erledigt**

## **thunderbolt mit dem asrock z170 extreme 4**

**Beitrag von „DSM2“ vom 25. April 2019, 20:29**

Warum sollte sie den nicht ?

Das wichtigste ist gegeben und das ist Thunderbolt Header und somit Thunderbolt angebunden über CPU Lanes und nicht über PCH Lanes.

Thunderbolt läuft 1A vorausgesetzt das ganze ist wie schon erwähnt über CPU Lanes gebunden und im Bios korrekt eingestellt.

Wichtig ist nur das du die Lanes nicht bereits schon ausgereizt hast, den deine Platform verfügt nur über 20 davon,

sprich wenn du in Slot 1 GPU hast und die Titan Ridge in Slot 2 setzt, wird Slot 1 und Slot 2 auf je 8x Lanes gedrosselt und es bleiben nur 4 Lanes über (rein als Beispiel).

Die Aufteilung kann durchaus anders sein, um es genauer zu erläutern reicht ein Blick ins Handbuch.

Mit schöne SSDT ist gemeint, dass deine Titan Ridge eine kleine SSDT zusätzlich benötigt damit Hotplug funktioniert.

Keine Raketenwissenschaft und kann entweder ich oder auch [apfelnico](#) dir fertig stellen, sobald du das ding verbaut hast, Bios korrekt eingestellt ist,

du uns ein IORegistryExplorer File von deinem Build hochlädst, anhand dessen wir die Adresse für die Titan Ridge bestimmen können und die SSDT entsprechend anpassen.