

Anleitung 2.0 - USB 3.0 El Capitan/High Sierra/Mojave per HackinTool (ehemals FBPatcher) für jedermann (Zukunftssicher für updates & komplett gepatcht)

Beitrag von „G.com“ vom 27. April 2019, 16:58

Hallo Altemirabelle und [kuckkuck](#)

Also ich habe noch nicht das Thema DSDT angegangen, hier nutze ich noch die von Dir Kuckkuck. Ich bin jetzt knapp ein ein halb Jahre Papa - da hat man doch gerne weniger Zeit für Hobbies. 😊

Ansonsten habe ich mich in das Thema Speedstep und USB noch einmal eingelesen.

Erste Feststellung, mit dem Kext von Hackintool habe ich ein saubereres USB und einzelne Probleme sind gelöst.

Dann habe ich noch einmal viel zum Thema PM gelesen und am Ende eine Sache gefunden, die wohl größere Auswirkungen gehabt zu haben könnte. Der Haken bei KernelPM sollte wohl nur gesetzt sein, wenn sonst kein Boot möglich ist. (so einfach? 8D)

Jetzt der Unterschied in Kürze; Die CPU taktet anders, wenn ich neben der SSDT auch noch den Haken KernelPM drin habe.

Die Fehlermeldung bei den Reboots nach Wake sprachen von Speicherregistern der CPU. Auch im IntelPG sieht es anders aus.

- mit KernelPM bis 0,8Ghz runter,

- ohne bis um die 2,0Ghz. Vielleicht ähnlich, wie bei Verwendung der FequencyVectors.sh

(habe ich noch nicht getestet, da ich Vanilla bleiben wollte).

P.S. AppleIntelInfo und auch HWMonitor zeigen das Takten und die PStates. In allen Fällen...

Ohne KernelPM scheinen meine Probleme gelöst (ACHTUNG! alles frisch und ich muss das noch beobachten).

Sollte dem so sein, bleibt nur das Problem mit dem Bluetooth Adapter am internen USB Port (China Teil - funktioniert OOB) und hier hatte der BCRMPatch leider keine Wirkung.

Hierzu habe ich eigene Freds und würde mich ggf. melden