

HowTo: Thunderbolt HotPlug/HotSwap Finetuning für euren Hackintosh

Beitrag von „apfelnico“ vom 4. September 2019, 02:55

[Mork vom Ork](#)

Erst mal dicken Respekt, das zum Thema zu machen. Kann allerdings nicht so ganz nachvollziehen, was nun an der SSDT neu sein soll. HotPlug funktioniert schon lange, habe auch einigen Leuten hier geholfen, dort funktioniert es ebenso. In deiner (Basis-) SSDT ist einiges drin, was noch raus kann. Um mal bei deiner SSDT zu bleiben:

In Zeile 23-27 wird auf externe Quellen verwiesen. Der Verweis auf XHC_ kann ersatzlos gestrichen werden, es gibt keinerlei weiteren Bezug in der SSDT darauf. Im Original werden hier in der Folge USB2 vom XHC geroutet, ist hier völlig unsinnig. Auch heißt je nach System dieses Device auch mal XHCI oder anders. Egal, es kommt auch gar nicht weiter vor in deiner SSDT. Der Aufruf einer externen Methode DTGP funktioniert natürlich auch nur, wenn sie denn wo anders schon enthalten ist, darauf sollte noch hingewiesen werden (inject per Clover in die DSDT, oder enthalten in einer weiteren SSDT). Der letzte Eintrag PXSX kann ebenso raus, ist dieser doch schon exakt mit Pfad weiter oben beschrieben worden.

Die Methode NTFY (Zeile 34) kann ersatzlos gestrichen werden, völlige Nebelkerze. Denn mit "Name (STA, Zero" blendest du das vorhandene Device "PXSX" aus, um für ein eigenes Device "UPSB" auf Adresse 0x0 (Zero) Platz zu schaffen, "Notify" wird also niemals ausgeführt.

Die _DSM Methoden habe ich mal um die unsinnige "if"-Schleife reduziert.

Beschreibung Definitionsblock "TbtOnPCH" finde ich auch nicht so elegant, denn diese SSDT sollte doch allgemeingültig sein. Also nicht nur auf irgendwelche RPxx vom PCH, sondern auch direkte PCIe der CPU zugeordnet.

Es bleibt also, wie in vielen anderen SSDTs zum Thema, zum einen der Pfad zum Device "NHIO" und einige wichtige Beschreibungen per _DSM-Methode eingefügt.

Deine Erkenntnis, dass der komplette Baum wie in der originalen Apple SSDT zu Problemen führt, ist richtig. Besser ist es allerdings, die Stamm-Devices DSBx noch aufzunehmen, denn hier können noch jeweils _DSM-Methoden hinzugefügt werden, die sich in der Kette vererben ("AAPL,slot-name"). Der Vorteil, nun werden auch die angeschlossenen Geräte in der PCI-Sektion (Systembericht) angezeigt! Weiterhin kann so auch der XHCI-Controller beschrieben werden. Habe ich mal integriert und "XHC5" genannt, damit dieser nicht namentlich mit eventuell weiteren XHCx-Controllern kollidiert.

Ich habe die überarbeitete SSDT mal im Anhang gesetzt (Pfade natürlich überarbeiten), teste es gern. Der Teil des Tutorials, welcher sich dem BIOS widmet, finde ich sehr spannend. Ich habe das Glück, ein BIOS zu haben welches alle relevanten Einstellungen zu Controller zulässt; dieses allen Boards zugänglich zu machen – noch mal dicken Respekt.