

Erledigt

Intels kleine Antwort auf AMD

Beitrag von „apfelnico“ vom 3. Oktober 2019, 17:58

Es sind nun 72 statt bisher 68 PCIe 3.0 Lanes. Gezählt werden sämtliche nutzbare Lanes, also CPU + PCH.

Effektiv hat sich also die Anzahl der direkt über die CPU angebotenen Lanes von 44 auf 48 erhöht? Dazu habe ich noch keine verifizierte Angabe gelesen.

Wobei es genau so sein wird, denn der mit 24 PCIe Lanes spezifizierte Chipsatz ändert sich ja nicht von allein.

Auf jeden Fall ist es sehr marktschreierisch, von 72 **PLATFORM** PCIe Lanes* (*on **ALL** SKUs) zu sprechen. Kann man schnell drauf reinfallen. 😊