

Erledigt

Apple Mac Pro 7.1 (2019)

Beitrag von „mhaeuser“ vom 8. Dezember 2019, 19:31

Zumindest in Windows gibt es das auch nicht, jedenfalls nicht ausgeprägt - aber der Windows-Scheduler ist nicht gerade für seine Qualität bekannt. mW macht er "wenigstens" erst, im Fall von Ryzen, innerhalb eines CCX (bei Intel egal) die Thread 0s der Kerne voll und dann erst die Siblings. Weitere Optimierungen sind mir da auch nicht bekannt, wären aber mit Auge auf Ressourcenkonflikte dennoch sinnvoll.

EDIT:

OK, da kam ja noch mal was dazu... Cache war nicht auf das OS / den Scheduler bezogen, sondern um Ressourcenkonflikte mit und ohne SMT-Konzept.

Zu ARM, Intel ist seit Jahren eine Enttäuschung und hat sich auf den 14nm+++++++Lorbeeren ausgeruht. Dank AMD gibt es wieder etwas Bewegung, aber VIA frisst ja auch nur Kleber. Insofern wünsche ich mir mehr Konkurrenz, und die kann es innerhalb der x86-Architektur nicht geben.