

Erledigt

Apple Mac Pro 7.1 (2019)

Beitrag von „rubenszy“ vom 8. Dezember 2019, 21:37

[Zitat von Romsky](#)

Doch, SMT verursacht mehr Abwärme. Zum einen weil natürlich mehr Transistoren untergebracht werden um SMT anzubieten (ist ja quasi eine logische CPU), und steigert die Effizienz. Das ist zwar von Vorteil lässt die Temperatur aber steigen.

Der aktuelle 3950x SMT2 hat 9,9 Milliarden Transistoren, der IBM als 24 Kern CPU SMT4 hat gerade mal 8 Milliarden Transistoren, also geht deine Rechnung nicht auf in Sachen SMT mehr Transistoren, von der Fertigungsgröße brauchen wir gar nicht reden, IBM arbeitet mit 14nm.

AMD hat es doch auch in Planung, zu mal jetzt schon von der Rede ist, bei Zen3 mit 20% mehr IPC als Zen2 und das macht auf jeden Fall nicht die 100 - 200 MHz mehr Takt aus.