

Erledigt

AMD Hackintosh als Workstation?

Beitrag von „rubenszy“ vom 9. Dezember 2019, 20:34

100- 200 MHz mehr Takt wollen sie drauflegen, da es ein Tock ist, was bekannt ist 7nm+ Verfahren, L3 Cache Zusammenlegung mit mindesten 32MB.

Daraus sollen 15 - 20% mehr IPC resultieren, durch Verbesserung der Fertigung und einem etwas höhere Taktrate.

Sie machen nichts anderes was IBM schon seit Jahren macht, 8 Kern Die, wo jeder Kern einen eigenen L1 und L2 hat, der L3 ist für alle Kerne in dem Die.

Bei dem P9 aktuell ist der L3 120MB groß.

Genau die selbe Reise macht AMD auch, das es mal einen 16 Kern Die mit 256MB+ L3 Cache gibt, wage ich mal zu bezweifeln, man kann sich auch irren.