

OpenCore Sammelthread (Hilfe und Diskussion)

Beitrag von „apfelnico“ vom 21. Januar 2020, 23:14

[revunix](#)

Habe ein solchen Konstrukt noch nicht gesehen, habe es auch nicht getestet. Dachte schon, dass es nur einen Definitionsblock geben dürfte, so hätte ich die beiden zusammengefasst:

Code

```
1. /*
2. * Intel ACPI Component Architecture
3. * AML/ASL+ Disassembler version 20190215 (64-bit version)
4. * Copyright (c) 2000 - 2019 Intel Corporation
5. *
6. * Disassembling to symbolic ASL+ operators
7. *
8. * Disassembly of iASL1yyYSF.aml, Tue Jan 21 23:09:59 2020
9. *
10. * Original Table Header:
11. * Signature "SSDT"
12. * Length 0x000000D4 (212)
13. * Revision 0x02
14. * Checksum 0x9C
15. * OEM ID "hack"
16. * OEM Table ID "EC-USBX"
17. * OEM Revision 0x00000000 (0)
18. * Compiler ID "INTL"
19. * Compiler Version 0x20190215 (538509845)
20. */
21. DefinitionBlock ("", "SSDT", 2, "hack", "EC-USBX", 0x00000000)
22. {
23. Device (_SB.EC)
24. {
25. Name (_HID, "EC000000") // _HID: Hardware ID
26. }
27.
28. Device (_SB.USBX)
29. {
```

```
30. Name (_ADR, Zero) // _ADR: Address
31. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
32. {
33. If (!Arg2)
34. {
35. Return (Buffer (One)
36. {
37. 0x03 // .
38. })
39. }
40.
41. Return (Package (0x08)
42. {
43. "kUSBSleepPortCurrentLimit",
44. 0x0834,
45. "kUSBSleepPowerSupply",
46. 0x125C,
47. "kUSBWakePortCurrentLimit",
48. 0x0834,
49. "kUSBWakePowerSupply",
50. 0x125C
51. })
52. }
53. }
54. }
```

Alles anzeigen