

Erledigt

## Ryzentosh die 2te OpenCore erste Versuche und jetzt Feintuning

Beitrag von „Fab“ vom 6. Februar 2020, 15:11

oh dear Big OOOOFFF !

Maybe I wasn't seeing this because I did this on Windows, but only Maybee.

Thank you!

Corrected the Name but testing this is after 18:00 possible.

EDIT: ich bin jetzt ein wenig weiter in der Plist und stoße hier auf Folgendes Problem:

Hier unter dem Abschnitt [Boot Args](#) steht etwas zum Deaktivieren der [SIP](#)

Spoiler anzeigen

Wenn ich jetzt E7030000 eintrage sagt mir xCode jedoch das da ein Fehler ist.

Wie bekomme ich denn jetzt die [SIP](#) deaktiviert ?

Ebenso bekomme ich UIScale nicht auf 02 gesetzt.

Ich hab den [SIP](#) einfach mal übersprungen und bin jetzt soweit durch mit der config.plist.