

Update auf Catalina

Beitrag von „karacho“ vom 25. Februar 2020, 14:37

[Zitat von fishermans friend](#)

SSDT-EC-USBX

Ab Catalina braucht man ab Skylake eine SSDT-EC-USBX.aml im ACPI Ordner, für CPU's vor Skylake eine SSDT-EC.aml sonst startet Catalina nicht. -> <https://khronokernel-2.gitbook...config.plist/skylake#acpi>