

# OpenCore                      Sammelthread                      (lauffähige Konfigurationen) Desktop

**Beitrag von „calabash“ vom 11. April 2020, 16:51**

Ich hatte gestern Abend ein erfolgreiches Date mit der OC Doku.

Mainbord: ASUS Prime Z390-A

Bios: 1502

CPU: i7-9700

GPU: Asus Arez Strix RX Vega 56

RAM: G.Skill 16GB DDR4 3200

Sound: Realtek ALCS1220A

NVMe: Samsung 970 EVO Plus 250GB (benötigt FW Update)

BT & WLAN: Fenvi T919 (BCM94360CD)

OC: 0.6.3

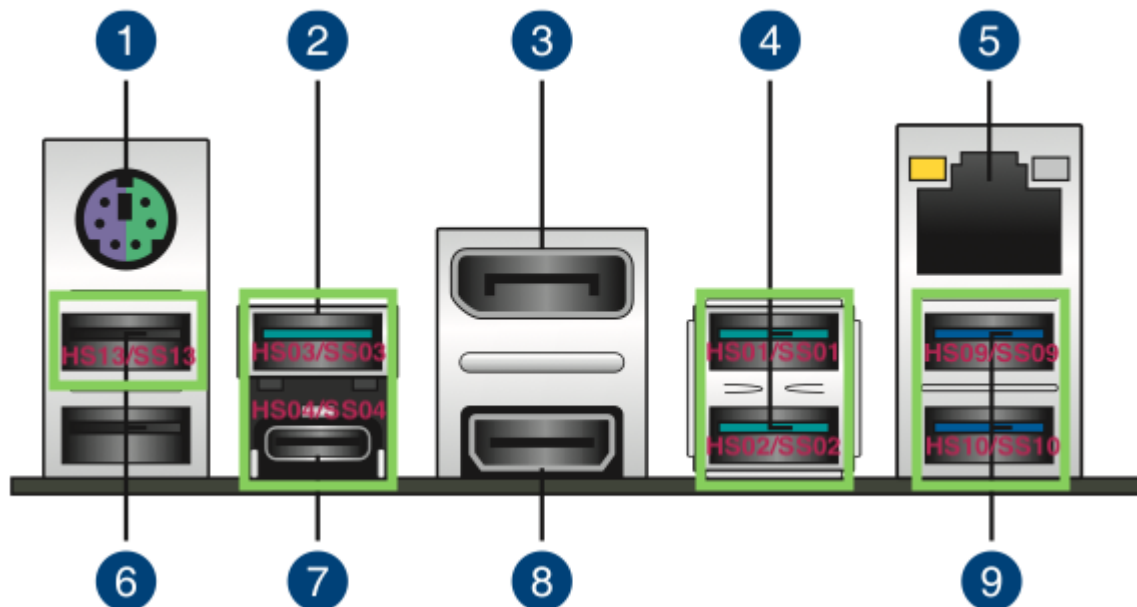
OS: 11.0.1

SMBios: iMac Pro 1,1

EFI Änderungen für den Upload:

Plattforminfo -> MLB, ROM, SystemSerialNumber, SystemUUID -> gelöscht

Mit dem USBPort.kext sind die grün markierten Ports freigeschalten.



Und die internen Ports für den USB2 Hub und den USB1122 für die BT Karte.

Type	Name	Location ID	Port	Connector	Dev Speed	Device
XHC	HS01	0x14100000	0x01	USB3	↕	Unknown
XHC	HS02	0x14200000	0x02	USB3	↕	Unknown
XHC	HS03	0x14300000	0x03	USB3	↕	Unknown
XHC	HS04	0x14400000	0x04	TypeC+Sw	↕	Unknown
XHC	HS06	0x14500000	0x06	Internal	↕	480 Mbps USB2.0 Hub
XHC	HS09	0x14600000	0x09	USB3	↕	Unknown
XHC	HS10	0x14700000	0x0A	USB3	↕	Unknown
XHC	HS12	0x14800000	0x0C	Internal	↕	12 Mbps BRCM20702 Hub
XHC	HS13	0x14900000	0x0D	USB2	↕	Unknown
XHC	SS01	0x14A00000	0x11	USB3	↕	Unknown
XHC	SS02	0x14B00000	0x12	USB3	↕	Unknown
XHC	SS03	0x14C00000	0x13	USB3	↕	Unknown
XHC	SS04	0x14D00000	0x14	TypeC+Sw	↕	Unknown
XHC	SS09	0x14E00000	0x19	USB3	↕	Unknown
XHC	SS10	0x14F00000	0x1A	USB3	↕	Unknown

Update 03.05:

- PowerTable für Vega56 hinzugefügt:
  - Eintrag löschen wenn ihr eine andere dGPU verwendet: DeviceProperties -> Add -> PciRoot(0x0)/Pci(0x1,0x0)/Pci(0x0,0x0)/Pci(0x0,0x0)/Pci(0x0,0x0)

Update 13.02:

- Update OC 0.6.5

Man lernt hier nie aus. Tolles Forum. 