

USBInjectAll

Beitrag von „AirArt“ vom 27. April 2020, 15:00

[Brumbaer](#) ich grabe das Thema hier mal hoch. Kann ich deine SSDT aus dem Beispiel nehmen (fahre immer noch auf Z170I), als .aml kompilieren, dann bei opencore in den ACPI Ordner rein, config.plist entsprechend anpassen und bei Kernel - Quirks - XhciPortLimit auf false setzen?

Edit: Hat genau so funktioniert 😄