

# CPUFriend Guide, HWP & Speedstep: X86PlatformPlugin vs ACPI\_SMC\_PlatformPlugin

Beitrag von „kuckkuck“ vom 2. Mai 2020, 15:11

Na sicher.

1. Die [SIP](#) bzw csr-active-config ist wie so vieles eine Bitmaske. Sprich die einzelnen Bits der 4 Byte Hex-Zahl toggeln bestimmte [SIP](#) (Deaktivier-) Funktionen an oder aus. Wir haben es mit einer 4 Byte Hex-Zahl zu tun, 00000000 bedeutet, dass kein einziges (Deaktivierungs-) Bit gesetzt ist -> [SIP](#) ist vollständig aktiviert. Die einfachste und zukunftsichere Art die [SIP](#) komplett zu deaktivieren ist einfach alle Bits zu aktivieren. Das entspricht also FFFFFFFF -> [SIP](#) ist vollständig deaktiviert, oder konvertiert zu Dec: 4294967295.

csr-active-config ist ein NVRam Eintrag, NVRam Einträge werden nicht überschrieben, wenn sie bereits vorhanden sind. Änderungen an der csr-active-config werden also erst übernommen, wenn der alte Wert gelöscht wurde. Dies kann man durch einen NVRam reset machen (zB nvram -c im Terminal), oder der Bootloader übernimmt dies. Unter OpenCore gibt es die NVRam -> Block Sektion, welche NVRam Einträge automatisch "löscht", will man also, dass Änderungen an einem bestimmten NVRam Eintrag immer direkt übernommen werden, setzt man diesen NVRam Eintrag (zB csr-active-config) in die Block-Sektion unter der entsprechenden GUID (hier 7C436110-AB2A-4BBB-A880-FE41995C9F82).

2. In den Screenshots ist Hex Fiend und PlistEdit Pro zu sehen.