

## **Erledigt** Intel 10th Gen - warten?

**Beitrag von „DSM2“ vom 3. Mai 2020, 16:50**

[revunix](#) M2 läuft über PCH Lanes und nicht über CPU Lanes.

PCH Lanes werden geshared mit SATA/USB/LAN etc.

CPU Lanes sind davon **nicht** betroffen und die GPU läuft weiterhin mit 16 Lanes bei Einsatz von m2.

Je nach verwendetem Steckplatz werden SATA Ports disabled, dass war auch vorher nicht anders...