

**In Arbeit**

## Lenovo T440P Catalina - Clover friert ein nach Sleep - Rest läuft,)

Beitrag von „grt“ vom 12. Mai 2020, 12:35

[Zitat von canyonwalker](#)

Meine 4 ext. Ports liegen auf HS01, HS02, HS03 und HS06.

das ist nur der usb2 anteil der anschlüsse. in der kext gibt es einen einzigen SS... da sollte mindestens noch ein 2. sein - es gibt doch 2 usb3 anschlüsse laut thinkwiki? verrätst du mir, welche HS0x usb3 sind, und welche nur usb2?

EDIT: ich hab mal ein wenig in deiner dsdt geschmökert, und mit deinen angaben die usbport.kext angepasst. den HS11 würde ich als BT interpretieren, cam und vermeintlicher BT sind als intern deklariert und ich hab auf verdacht die externen alle als usb3 - also jeweils als HS0x und SSPx eingetragen. wenn das mit den 2/2 stimmt, könnten noch 2 SSPx raus. solange nicht klar ist, welche, können sie bleiben.

also usbinjectall weg (falls noch vorhanden), die usbports.kext vom hackintool auch raus, dafür die angehängte rein. dann mal ins ioreg gucken, was in der liste vom XHC auftaucht. btw. der XHCI -> XHC rename in der config.plist ist noch aktiv?