

Gigabyte Z77X-UD3H Rev.1.0 Ivy - Erste Gehversuche unter OC 0.5.8 -- Bitte um kleine Hilfe und Info!

Beitrag von „RealZac“ vom 28. Mai 2020, 08:58

Was mir aufgefallen ist:

a) Du verwendest die SSDT-PM.aml nicht. Falls du Probleme mit dem CPU PM hast, kannst du mal mit SSDT-PM.aml testen. Ich habe sie dir angehängt.

b) Du hast die ALC-Layout-ID noch in den boot-args. Hatte ich anfangs auch, inzwischen habe ich sie aber in die DeviceProperties eingetragen. Der Device Path sollte bei deinem Board derselbe sein:

Root	Dictionary	8 key/value pairs
ACPI	Dictionary	4 key/value pairs
Booter	Dictionary	2 key/value pairs
DeviceProperties	Dictionary	2 key/value pairs
Add	Dictionary	1 key/value pairs
PciRoot(0x0)/Pci(0x1b,0x0)	Dictionary	1 key/value pairs
alc-layout-id	Data	07000000
Block	Dictionary	1 key/value pairs
Kernel	Dictionary	3 key/value pairs
Misc	Dictionary	6 key/value pairs
NVRAM	Dictionary	8 key/value pairs
Add	Dictionary	2 key/value pairs
4D1EDE05-38C7-4A6A-9CC6-4BCCA8B38C14	Dictionary	2 key/value pairs
7C436110-AB2A-4BBB-A880-FE41995C9F82	Dictionary	4 key/value pairs
SystemAudioVolume	Data	1 bytes: 46
boot-args	String	
csr-active-config	Data	4 bytes: E7030000
prev-lang:kbd	String	en-US:3
Block	Dictionary	2 key/value pairs
LegacyEnable	Boolean	NO
LegacyOverwrite	Boolean	NO
LegacySchema	Dictionary	2 key/value pairs
WriteFlash	Boolean	YES
PlatformInfo	Dictionary	8 key/value pairs

c) Drop CpuPm und Drop Cpu0Ist habe ich enabled. Macht aber imho nur Sinn in Verbindung mit Punkt a).

d) "ProtectCsmRegion" heißt inzwischen "ProtectMemoryRegions"

Ansonsten sieht's ganz gut aus. 😊