

CPUFriend Guide, HWP & Speedstep: X86PlatformPlugin vs ACPI_SMC_PlatformPlugin

Beitrag von „dutch64“ vom 5. Juni 2020, 16:49

Hi,

am besten lässt sich mein Vorgehen mit „try and error“ beschreiben.

Wie das halt so ist mit, unzureichendem Halbwissen.

Nachdem ich mit Hilfe Deiner Anleitung den CPU Takt senken konnte gab es nach Sleep immer eine KP nach dem aufwachen des Rechners, verantwortlich war dafür meine DSDT. Ohne diese war alles in Ordnung nur eben der IGPU Takt, wie auf meinem ersten Screenshot zu sehen, konstant hoch.

Dann habe ich mir mit MaciASL eine SSDT erstellt und hatte wieder eine KP nach Sleep.

Nach intensiver Suche im Netz und mehrmaliger Lektüre der OC PDF bin ich dann auf den „PowerTimeoutKernelPanic“ gestossen, damit ging es dann.

Das hört/ liest sich gerade so logisch und einfach an, war es nicht, viele viele Neustarts und eben „try and error“.

Wahrscheinlich wäre das ganze auch einfacher und eleganter zu lösen aber egal.

Funzt, selbstgebastelt und was gelernt.