

WWDC 2020 - ARM Macs?

Beitrag von „guckux“ vom 11. Juni 2020, 06:39

Ich weiß, das das "nichts" ist - ich muss mich um ne Kiste kümmern, welche 256cores hat mit 2TB Ram 😊

single-threading ist in meinen Augen "out" - SMP ist angesagt und IO (achja, die Kiste hat 24 volle PCI-x16 lanes - das ist ein Wert, der mir dann doch große Augen machte 😄).

intel hat noch ein anderes Problem - schau mal in die Geschichte:

in den 90igern setzte sich AMD nach vorne gegenüber dem Pentium mit dem K6, dann kamen die GHz von Intel und AMD konterte mit dem Athlon, worauf Intel den CPU Markt aufmischte mit der core-Technologie und seinen Kunden erklären musste, wieso GHz nicht das sind, was sie mal propagierten. Seitdem tritt Intel eher auf der Stelle und AMD hat mit dem Ryzen mal wieder nen Sprung geschafft.

In der ganzen Zeit überlebte die RISC-Technologie im Hintergrund, im Enterprise (Sparc und Power, vom PA-Risc hört man immer weniger) wie auch im embeded Bereich (Smartphones und viel Kleinkram). Apple muss nur noch es fertigbringen, ein paar cores mehr auf die CPU zu bringen, ob hochkonzentriert wie Intel oder in Grüppchen wie AMD, wird sich zeigen, 16 war nur mal ne fiktive Zahl... 😊