

OpenCore Sammelthread (Hilfe und Diskussion)

Beitrag von „mhaeuser“ vom 22. Juni 2020, 18:57

[Zitat von ozw00d](#)

Und ich bin paranoid 😊 ja ne is klar.

Meine Güte, dann schaut man sich den Fehler mal an...

GP in 'ner Funktion mit rdmsr ==> <https://www.felixcloutier.com/x86/rdmsr>

"If the value in ECX specifies a reserved or unimplemented MSR address."

RCX = 0x771 ==> <https://www.intel.com/content/...-vol-3b-part-2-manual.pdf>

"771H Y IA32_HWP_CAPABILITIES Enumerates the HWP performance range (static and dynamic)."

Ein PM-Tool greift auf einen PM-Register zu... ajajaj. Scheint statt CPUID das SMBIOS-Modell als Vergübarkeitsindikator zu nutzen - Intel ist halt nicht so kompetent.