

# WWDC 2020 - ARM Macs?

**Beitrag von „Gaulomatic“ vom 25. Juni 2020, 16:29**

[Aluveitie](#) Klar, die ISA wird nicht erweitert. Aber wie [Romsky](#) schon festgestellt hat, bringen die ganzen Schaltungen halt bei "normaler" Software nix. Der Teil der Chipfläche liegt dann brach. Die Idee hinter RISC war doch, den Chip möglichst gut auszulasten. Daher mein Vergleich zu CISC, denn wo ist der fundamentale Unterschied zwischen Fixed Function Hardware und Silizium, was für einige komplexe Befehle vorhanden aber nur partiell eingesetzt wird?