

# Sleep/Wake Probleme debuggen

**Beitrag von „kuckkuck“ vom 10. Juli 2020, 00:04**

SSDT-RTC0 ist ein Ersatz für SSDT-AWAC, wenn STAS nicht existiert;

SSDT XHC wird teilweise durch SSDT-Thunderbolt ausgehebelt, da sich Thunderbolt mit weit mehr als nur Thunderbolt beschäftigt und teilweise Werte für \_UPC setzt;

Rename zu XHC1 bewirkt dass Apples Mechanismen auf den Controller matchen, deswegen benennt man die Controller zu zB XHC um;

SSDT DTGP ist kosmetisch, aber wird wohl von ANS (kosmetisch?) und Thunderbolt referenziert;

Einige Renames sind etwas gewagt oder kosmetischer Natur.