

Sleep/Wake Probleme debuggen

Beitrag von „Tirom“ vom 12. Juli 2020, 12:12

Hey [kuckkuck!](#)

Danke für die Info bezüglich der darkwakes, das spart eine Menge Zeit 😊

Ich bin jetzt gerade nur etwas verwirrt, wie ich weiter manchen soll. In meinem System habe ich ohne Patches

- PC00.XHCI (Intel USB3)
- PC00.RP05.PXSX (Thunderbolt)
- PC00.RP13.PXSX (ASMedia USB-C)

[apfelnico](#) schreibt irgendwo, dass Umbenennungen XHCI -> XHC_ keinen Sinn ergeben, die PXSX -> XHC2/3 aber schon.

Das geht aber nicht über Opencore, sondern nur über eine SSDT, richtig?

Soll ich XHCI nach XHC_ oder XHC0 umbenennen oder als XHCI lassen?

Kann ich sonst irgendwie helfen? Ich habe richtig Lust mich da rein zu knien, weiß aber nicht, was ich wirklich tun kann. Bringt es etwas, die DSDT und die IOReg von einem echten iMacPro zu suchen und mit meinen zu vergleichen? Gebt mir eine Aufgabe 😊

Danke!