

# Sleep/Wake Probleme debuggen

Beitrag von „apfelnico“ vom 13. Juli 2020, 22:49

[Tirom](#)

binde mal die beiden angehängten SSDTs ein wie im Bild zu sehen und zusätzlich diesen Patch:

▼ Wurzel	Dictionary	◇ 8 Schlüssel/Wert-Paare
▼ ACPI	Dictionary	◇ 4 Schlüssel/Wert-Paare
▼ Add	Array	◇ 4 geordnete Elemente
▼ 0	Dictionary	◇ 3 Schlüssel/Wert-Paare
Comment	String	◇ BASIS
Enabled	Boolean	◇ YES
Path	String	◇ SSDT-BASIS.aml
▶ 1	Dictionary	◇ 3 Schlüssel/Wert-Paare
▼ 2	Dictionary	◇ 3 Schlüssel/Wert-Paare
Comment	String	◇ TBOLT3
Enabled	Boolean	◇ YES
Path	String	◇ SSDT-TBOLT3.aml
▶ 3	Dictionary	◇ 3 Schlüssel/Wert-Paare
▶ Delete	Array	◇ 2 geordnete Elemente
▼ Patch	Array	◇ 1 geordnete Elemente
▼ 0	Dictionary	◇ 12 Schlüssel/Wert-Paare
Comment	String	◇ Method GPRW to XPRW
Count	Zahl	◇ 0
Enabled	Boolean	◇ YES
Find	Daten	◇ 5 Bytes: 47505257 02
Limit	Zahl	◇ 0
Mask	Daten	◇ 0 Bytes:
OemTableId	Daten	◇ 0 Bytes:
Replace	Daten	◇ 5 Bytes: 58505257 02
ReplaceMask	Daten	◇ 0 Bytes:
Skip	Zahl	◇ 0
TableLength	Zahl	◇ 0
TableSignature	Daten	◇ 0 Bytes:
▶ Quirks	Dictionary	◇ 5 Schlüssel/Wert-Paare

Sollten weitere ACPI-Patches vorhanden sein, raus damit. Auch weitere SSDTs komplett entfernen (AWAC Zeugs etc).

Es fehlen noch einige Devices, aber erst mal schauen wie es läuft.