

SSDT Patch GPIO - So korrekt?

Beitrag von „URBANsUNITED“ vom 26. August 2020, 19:53

Hi!

Ich versuche eine SSDT für den GPIO zu erstellen.

Das habe ich dazu aus meiner DSDT

Code

```
1. Device (GPIO)
2. {
3. Method (_HID, 0, NotSerialized) // _HID: Hardware ID
4. {
5. If ((PCHG == 0x02))
6. {
7. Return ("INT3437")
8. }
9.
10. Return ("INT33C7")
11. }
12.
13. Name (RBUF, ResourceTemplate ())
14. {
15. DWordIO (ResourceProducer, MinFixed, MaxFixed, PosDecode, EntireRange,
16. 0x00000000, // Granularity
17. 0x00000000, // Range Minimum
18. 0x000003FF, // Range Maximum
19. 0x00000000, // Translation Offset
20. 0x00000400, // Length
21. ,, _Y15, TypeStatic, DenseTranslation)
22. })
23. CreateDWordField (RBUF, \_SB.PCI0.GPIO._Y15._MIN, BMIN) // _MIN: Minimum Base
    Address
24. CreateDWordField (RBUF, \_SB.PCI0.GPIO._Y15._MAX, BMAX) // _MAX: Maximum Base
    Address
25. Method (_CRS, 0, Serialized) // _CRS: Current Resource Settings
26. {
```

```

27. BMIN = GPMN /* \GPMN */
28. BMAX = GPMX /* \GPMX */
29. Return (RBUF) /* \_SB_.PCI0.GPIO.RBUF */
30. }
31.
32. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision
33. {
34. Return (^^LPCB.CRID) /* \_SB_.PCI0.LPCB.CRID */
35. }
36.
37. Method (_STA, 0, NotSerialized) // _STA: Status
38. {
39. If ((GPMN == Zero))
40. {
41. Return (Zero)
42. }
43.
44. If (((OSYS == 0x07DC) && (SMD0 == One)))
45. {
46. Return (Zero)
47. }
48.
49. If ((OSYS < 0x07DC))
50. {
51. Return (Zero)
52. }
53.
54. If ((SMGP == Zero))
55. {
56. Return (Zero)
57. }
58.
59. Return (0x0F)
60. }
61. }
62. }

```

Alles anzeigen

Die SSDT GPIO sieht dann bei mir so aus:

Code

1. DefinitionBlock ("", "SSDT", 2, "DRTNIA", "GPIO", 0x00000000)

```
2. {
3. External (GPMN, FieldUnitObj)
4. External (SMGP, FieldUnitObj)
5.
6. Scope (\)
7. {
8. If (_OSI ("Darwin"))
9. {
10. GPMN = One
11. SMGP = One
12. }
13. Else
14. {
15. }
16. }
17. }
```

Alles anzeigen

Ist das korrekt? Wenn falsch, was wäre richtig?

Vielen Dank

URBANsUNITED