

CPUFriend Guide, HWP & Speedstep: X86PlatformPlugin vs ACPI_SMC_PlatformPlugin

Beitrag von „5T33Z0“ vom 3. September 2020, 23:22

[Zitat von traeu](#)

Vielen Dank für diese ausführliche Anleitung!

Habe mich eben daran versucht, aber ich komme leider schon bei der Wahl des Macs nicht weiter...

Ich habe einen i9 10900K, mein Boost-Takt ist 5GHz.

Müsste also nicht iMac20,2 (Mac-AF89B6D9451A490B) bzw. iMac20,1 (Mac-CFF7D910A743CAAF) perfekt sein, da es diese Modelle mit i9 10910K gibt und die auch mit 5GHz angegeben sind? Ich finde in den entsprechenden Plists leider nur jeweils einen Eintrag bei "Frequencies", 4500. Ist da der i9 (noch) nicht berücksichtigt? Oder habe ich einen Denkfehler? Probiert habe ich es mit dem aktuellen 10.15.6 19G2021.

Danke für den Hinweis. Habe bei meinem Z490 Vision G mit i9 10850K gerade mal iMac20,2 ausprobiert und das funktioniert soweit ganz gut. Ich hatte vorher 18,3, aber 20,2 fühlt ich "snappier" und performanter an. Damit kann ich bei meinem Logic Pro benchmark test auf jeden Fall nochmehr Spuren hinzufügen, bevor er in die Knie geht, als vorher.

Catalina und Big Sur booten auch mit 20,2. Für High Sierra benötige ich 18,3. Ich werde mal cf freq Data in die DSDT-PLUG.aml einbauen und schauen, ob es einen Unterschied macht. Es gibt ja auch noch einen Kext um TSC Synchronisation zu steuern (<https://github.com/lvs1974/CpuTscSync>), aber noch nicht getestet ob das notwendig ist und ob es etwas bringt.

Edit: ich stelle fest, dass mit iMac 20,2 das Power Management viel besser funktioniert und die CPU besser und weiter runter taktet, wenn nicht viel los ist.