

# CPUFriend Guide, HWP & Speedstep: X86PlatformPlugin vs ACPI\_SMC\_PlatformPlugin

Beitrag von „traeu“ vom 9. September 2020, 13:40

## [Zitat von kuckkuck](#)

Der Grund ist, dass deine alte SSDT \_SB.PR00 anspricht, während die generierte \_PR.PR00 anspricht. Der Pfad zur CPU0 ist also in der generierten falsch, was häufig passiert.

oh Mann, ein bisschen peinlich....jetzt, wo du es gesagt hast, sehe ich es natürlich auch! Aber da wäre ich irgendwie nicht von alleine draufgekommen...probiere ich direkt aus wenn ich wieder bei der Kiste bin!

Danke für diesen Tipp 😊

## [Zitat von schmalen](#)

traeu mit was und wie hast du diese abgewandelt, könntest du die entsprechende SSDT die nun läuft mal reinstellen?

Ich habe nur in der Plist die Maximalfrequenz an meine CPU angepasst (bei iMac20,2 von 4500 auf 5000), dann noch (persönliche Präferenz) UnifiedSleepSlider auf NO gesetzt und dann die Zeichenkette bei Frequency Vector in einen Hex Editor kopiert und wie beschrieben die drei Werte Minimalfrequenz (auf 800), EPP (auf 0x40) und EPB (auf 4) angepasst.

Meine eigene Plist anhängen sollte jetzt nicht mehr nötig sein, ich erwarte dass es auch mit der generierten direkt geht, wenn ich den von Kuckkuck gefundenen Fehler behebe indem ich den CPU Namen anpasse. (EDIT: Ja, wie soll es anders sein: Mit geändertem CPU-Namen funktioniert es auch mit der generierten SSDT!)

Die einzige Frage die ich jetzt noch habe (die aber eigentlich gar nicht mehr relevant ist): Unterscheidet sich das Ergebnis des Resource Converter Scripts, je nachdem ob man direkt die zur CPU passende Plist nimmt oder man erst FreqVectorsEdit verwendet?