

# [Sammelthread] MacOS BigSur 11.0 DEV-Beta Erfahrungen

**Beitrag von „henties“ vom 18. Oktober 2020, 22:21**

[bananaskin](#), [bazza](#), [karacho](#), Wie schon vorher erwähnt ist bei meinen Skylake "hack" der Eingebaute PXSX "controller" nativ aktiv.

Im "Screenshot USB 3.1 Bus" ist zu erkennen wofür der PXSX controller verantwortlich ist, also nur ein USB-3 Hub mit abgeschalteten Geräten dran, deshalb sind diese nicht sichtbar, sowie ein USB 2.0 Hub bei dem momentan nur ein Tablet angeschlossen ist.

Bei den "Screenshot Reg-explorer PXSX plus part XHC" kann man erkennen das 2 USB "controller" in den Skylake "chipset/hack" aktiv sind.

Die 12 gelisteten XHC ports. im ioregistry "Screenshot Active XHC Ports", werden wiederum durch den eingesetzten USBPorts.kext, diesen spezifischen "controller" zugängig gemacht.

Im "Screenshot of the USBPorts.kext info.plist" sind die USB ports aufgefuehrt die der USBPorts.kext den XHC controller des Skylake chipsets, anbietet.

Der Fehler weshalb PXSX bei euch nicht funzt kann meines Erachtens also nur durch Apple behoben werden.

Gruesse Henties