

Sonnet M.2 4x4 PCIe Card via SSDT als internes Gerät Konfigurieren - Sage 10/G

Beitrag von „apfelnico“ vom 1. November 2020, 20:31

[Zitat von pgr69](#)

Die in Deinem Beispiel verwendete Adresse 0x00080000....ist die erfunden oder woher kommt die?

Nein. Wieso sollte ich die "erfinden"?

[Zitat von apfelnico](#)

spezifischen Adresse "_ADR, 0x00080000" (pci-bridge@**8**).

Zeig mal deine IORegistry mit geladener SSDT. Hast du meinen Quellcode 1:1 übernommen? Was ist im Systembericht/Systeminformationen zu sehen?