

# Sonnet M.2 4x4 PCIe Card via SSDT als internes Gerät Konfigurieren - Sage 10/G

Beitrag von „apfelnico“ vom 1. November 2020, 20:54

[pgr69](#)

Nein, es ist "nur" die "@8". Und wahrscheinlich falsch, weil wir damit die "Bridge" beschrieben haben, aber nicht den Controller an sich. Wie ich oben schon schrieb, eventuell das Device davor (SL01), beziehungsweise in einem "Scope" (einem vorhandenen Device weitere Properties hinzufügen). Also noch mal, nun so:

Code

```
1. DefinitionBlock ("", "SSDT", 2, "NICO", "SOFU", 0x00900000)
2. {
3.   External (_SB_.PC01.BR1A.SL01, DeviceObj)
4.
5.   Scope (\_SB.PC01.BR1A.SL01)
6.   {
7.     If (_OSI ("Darwin"))
8.     {
9.       Method (DTGP, 5, NotSerialized)
10.    {
11.      If ((Arg0 == ToUUID ("a0b5b7c6-1318-441c-b0c9-fe695eaf949b")))
12.      {
13.        If ((Arg1 == One))
14.        {
15.          If ((Arg2 == Zero))
16.          {
17.            Arg4 = Buffer (One)
18.            {
19.              0x03 // .
20.            }
21.            Return (One)
22.          }
23.
24.          If ((Arg2 == One))
25.          {
26.            Return (One)
27.          }

```

```

28. }
29. }
30.
31. Arg4 = Buffer (One)
32. {
33. 0x00 // .
34. }
35. Return (Zero)
36. }
37.
38. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
39. {
40. If ((Arg0 == ToUUID ("a0b5b7c6-1318-441c-b0c9-fe695eaf949b")))
41. {
42. Local0 = Package (0x08)
43. {
44. "AAPL,slot-name",
45. Buffer (0x07)
46. {
47. "Slot-2"
48. },
49.
50. "built-in",
51. Buffer (One)
52. {
53. 0x00 // .
54. },
55.
56. "model",
57. Buffer (0x12)
58. {
59. "Sonnet Fusion SSD"
60. },
61.
62. "device_type",
63. Buffer (0x17)
64. {
65. "NVM Express-Controller"
66. }
67. }
68. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
69. Return (Local0)
70. }
71.

```

72. Return (Zero)

73. }

74. }

75. }

76. }

Alles anzeigen