

„One more thing“ Apple Event 10. November

Beitrag von „floris“ vom 10. November 2020, 23:02

[Zitat von Brumbaer](#)

Was interessant ist, wenig Aussagen über echte Performance.

[...] Der L2 Cache ist etwas klein, aber nicht sehr klein. Vielleicht ist der L2 Cache auch nur was für die "schnellen" Kerne oder sie bekommen eine größere Scheibe ab. [...]

So wie ich das verstanden habe ist ein Cache eine Frage des Trade off, zumindest bei den neuen AMD CPUs. Man gewinnt zwar mehr schnellen "Content", aber die Latent zum Main Memory steigt mit steigender Cache-Größe. Wenn Apple den besonders "schnelles" Main Memory direkt anbindet - im "Chiplet", dann ist dieser beim der M1 Architektur weniger relevant. Zum L3 - z.B. haben die ganzen großen Xeon Brummer überwiegend um 25-30MB L3 Cache.