

# Welche Änderungen in Opencore braucht es wenn man von Catalina auf Bigsur updatet?

Beitrag von „ElectroYeti76“ vom 15. November 2020, 21:32

Danke auch Dir [Myron](#) für die Ermutigungen es zu probieren.

Nun gut, Catalina funktioniert ja mit meiner Opencore 6.3 und die neuen Einträge scheinen mir eher unwesentlich.

Eine frische SSD habe ich im Moment nicht zur Hand.

Ich hab da was entdeckt, ist erst seit vorgestern im Programm:

<https://dortania.github.io/hac...020/11/12/big-sur-new.html>

Wie ist es denn mit den ganzen SecureBoot-Änderungen?

## Secure Boot Changes

With regards to Secure Boot, now all officially supported Macs will also now support some form of Secure Boot even if there's no T2 present. This is now done in 2 stages:

- macOS will now always verify the ECID value to the secure boot manifest files(if present)
  - On T2's this ECID value is burned into the chip
  - On regular Macs, the first 8 bytes of your SystemUUID value
  - On Hackintoshes, this will either be automatically generated by your SystemUUID value or [manually added with a cryptographically secure random number generator](#)
- OS Snapshots are now verified on each boot to ensure no system volume modifications occurred
  - apfs.kext and AppleImage4.kext verify the integrity of these snapshots

While technically these security features are optional and can be disabled after installation, many features including OS updates will no longer work reliably once disabled. This is due to the heavy reliance of snapshots for OS updates, as mentioned above and so we highly encourage all users to ensure at minimum `SecureBootModel` is set to `Default` or [higher](#).

- **Note:** ApECID is not required for functionality, and can be skipped if so desired.
- **Note 2:** OpenCore 0.6.3 or newer is required for Secure Boot in Big Sur.

Es wird wohl also zumindest zum Installieren und Updaten SecureBoot geraten. Ernsthaft ?  
Beträfe das nur die entsprechenden OC Settings oder auch im Bios?

## **Außerdem wollte ich vorab noch die Sache mit Sata/Ahci geklärt haben:**

### **SATA Issues**

For some reason, Apple removed the **AppleIntelPchSeriesAHCI** class from AppleAHCIPort.kext. Due to the outright removal of the class, trying to spoof to another ID (generally done by SATA-unsupported.kext) can fail for many and create instability for others.

- A partial fix is to block Big Sur's AppleAHCIPort.kext and inject Catalina's version with any conflicting symbols being patched. You can find a sample kext here: [Catalina's patched AppleAHCIPort.kext](#)
- This will work in both Catalina and Big Sur so you can remove SATA-unsupported if you want. However we recommend setting the MinKernel value to 20.0.0 to avoid any potential issues.

Verstehe ich nicht. Einerseits bin ich mir sicher keinen Intel SATA Controller zu haben habe aber keine Lust auf Datensalat. 🤖

Brauche ich diesen Kext für meinen B450 Chipsatz oder nicht?